

研究業績

高宮 真

2016年3月29日現在

分類	件数
著書	10
学術雑誌論文	69
国際会議 (内、招待講演)	154 (内、26)
国内大会 (内、招待講演)	131 (内、8)
国内大会以外の依頼講演	27
解説論文	6
特許	28
受賞	12

1. 著書

- [1] 桑野博喜、竹内敬治監修, "エネルギーハーベスティングの設計と応用展開," の第 11 章第 2 節「熱電発電用昇圧回路」を分担執筆, 株式会社シーエムシー出版, pp. 152-159, ISBN 978-4-7813-1092-3, 2015 年 10 月.
- [2] 桜井貴康監修, "IoT/CPS/M2M 応用市場とデバイス・材料技術," の第 2 章第 3 節「電源の革新 – オンチップ電源回路–」を分担執筆, S&T 出版株式会社, pp. 46-54, ISBN 978-4907002442, 2015 年 4 月.
- [3] N. H. E. Weste, D. M. Harris 著, 宇佐美公良, 池田 誠, 小林和淑監訳, "ウェスト&ハリス CMOS VLSI 回路設計 応用編," の第 13 章「パッケージ、電源分配、クロック、I/O」を分担翻訳, 丸善株式会社, ISBN 978-4621087206, 2014 年 1 月.
- [4] 津田健二, "メガトレンド 半導体 2014-2023," の「パワー・マネジメント」を分担執筆, 日経半導体リサーチ, 2013 年 12 月.
- [5] M. Takamiya, K. Ishida, T. Sekitani, T. Someya, and T. Sakurai, "Organic Integrated Circuits for EMI Measurement," in the book entitled, "Stretchable Electronics", Editor: Takao Someya, Wilery-VCH, pp. 431-448, ISBN 978-3527329786, Feb. 2013.
- [6] M. Takamiya, T. Sekitani, K. Ishida, T. Someya, and T. Sakurai, "Large Area Electronics with Organic Transistors," in the book entitled, "Applications of Organic and Printed Electronics", Editor: Eugenio Cantatore, Springer, pp. 101-113, ISBN 978-1461431596, Oct. 2012.
- [7] M. Takamiya, K. Onizuka, K. Ishida, and T. Sakurai, "DC-DC Converter Technologies for On-Chip Distributed Power Supply Systems - 3D Stacking and Hybrid Operation," in the book entitled, "Emerging Technologies and Circuits", Editors: Amara Amara, Thomas Ea, and Marc Belleville, Springer, pp. 221-247, ISBN 978-9048193783, Sep. 2010.
- [8] M. Takamiya, K. Onizuka, and T. Sakurai, "AC Coupled Wireless Power Delivery," in the book entitled, "Coupled Data Communication Techniques for High-Performance and Low-Power Computing", Editors: Ron Ho and Robert Drost, Springer, pp. 193-204, ISBN 978-1441965875, June 2010.

- [9] 高宮 真, "無線電力伝送シート," パワーエレクトロニクスハンドブック (分担執筆), オーム社, pp. 193-195, ISBN 978-4274207907, 2010年7月.
- [10] W. J. Dally and J. W. Poulton 著, 黒田忠広監訳, "デジタルシステム工学(基礎編)," の第5章「電源分配」を分担翻訳, 丸善株式会社, pp. 271-320, ISBN 978-4621072226, 2003年3月.

2. 原著論文(学術雑誌論文)

- [1] S. Iguchi, H. Fuketa, T. Sakurai, and M. Takamiya, "Variation-Tolerant Quick-Start-Up CMOS Crystal Oscillator With Chirp Injection and Negative Resistance Booster," IEEE Journal of Solid-State Circuits, Vol.51, No.2, pp. 496 - 508, Feb. 2016.
- [2] H. Fuketa, K. Yoshioka, K. Fukuda, T. Mori, H. Ota, M. Takamiya and T. Sakurai, "Design Guidelines to Achieve Minimum Energy Operation for Ultra Low Voltage Tunneling FET Logic Circuits" Japanese Journal of Applied Physics, Vol. 54, No. 4S, 04DC04, April, 2015.
- [3] S. Iguchi, P. Yeon, H. Fuketa, K. Ishida, T. Sakurai, and M. Takamiya, "Wireless Power Transfer With Zero-Phase-Difference Capacitance Control," IEEE Transactions on Circuits and Systems—I: Regular Papers, Vol. 62, No. 4, pp. 938 - 947, April 2015.
- [4] K. Hagita, Y. Yazaki, Y. Kondo, M. Sonehara, T. Sato, T. Fujii, K. Kobayashi, S. Nakazawa, H. Shimizu, T. Watanabe, Y. Seino, N. Matsushita, Y. Yanagihara, T. Someya, H. Fuketa, M. Takamiya, and T. Sakurai, "CMOS Switch Buck DC-DC Converter Fabricated in Organic Interposer with Embedded Zn-Fe Ferrite Core Inductor," Journal of the Magnetics Society of Japan, Vol. 39, No. 2, pp. 71 - 79, March 2015. (日本磁気学会 論文賞を受賞)
- [5] H. Fuketa, K. Yoshioka, Y. Shinozuka, K. Ishida, T. Yokota, N. Matsuhisa, Y. Inoue, M. Sekino, T. Sekitani, M. Takamiya, T. Someya, and T. Sakurai, "1 μ m-Thickness Ultra-Flexible and High Electrode-Density Surface Electromyogram Measurement Sheet With 2 V Organic Transistors for Prosthetic Hand Control," IEEE Transactions on Biomedical Circuits and Systems, Vol. 8, No. 6, pp. 824 - 833, Dec. 2014.
- [6] X. Zhang, P. -H. Chen, Y. Okuma, K. Ishida, Y. Ryu, K. Watanabe, T. Sakurai, and M. Takamiya, "A 0.6 V Input CCM/DCM Operating Digital Buck Converter in 40 nm CMOS," IEEE Journal of Solid-State Circuits, Vol.49, No.11, pp. 2377 - 2386, Nov. 2014.
- [7] S. Iguchi, A. Saito, K. Watanabe, T. Sakurai, and M. Takamiya, "Design Method of Class-F Power Amplifier with Output Power of -20dBm and Efficient Dual Supply Voltage Transmitter," IEEE Transactions on Circuits and Systems—I: Regular Papers, Vol. 61, No. 10, pp. 2978 - 2986, Oct. 2014.
- [8] H. Fuketa, Y. Shinozuka, K. Ishida, M. Takamiya, T. Fujii, H. Shimizu, K. Kobayashi, T. Sato, and T. Sakurai, "Efficiency Increase in On-Chip Buck Converter by Introduction of High Permeability Material to Inductor on Interposer," Journal of the Japan Society of Powder and Powder Metallurgy, Vol. 61, No. S1, pp. S340-S342, May 2014.
- [9] K. Mori, Y. Okuma, X. Zhang, H. Fuketa, T. Sakurai, and M. Takamiya, "Analog-Assisted Digital Low Dropout Regulator with Fast Transient Response and Low Output Ripple" Japanese Journal of Applied Physics, Vol. 53, No. 4S, 04EE22, April, 2014.
- [10] H. Fuketa, M. Nomura, M. Takamiya, and T. Sakurai, "Intermittent Resonant Clocking Enabling Power Reduction at Any Clock Frequency for Near/Sub-Threshold Logic Circuits," IEEE Journal of Solid-State Circuits, Vol.49, No.2, pp. 536-544, Feb. 2014.
- [11] K. Takemura, K. Ishida, Y. Ishii, K. Maeda, M. Takamiya, T. Sakurai, and K. Baba, "Si Interposers with 15- μ m-thick Spiral Inductors and SrTiO₃ Thin Film Capacitors for Novel 3D Stacked Buck Converters," Transactions of The Japan Institute of Electronics Packaging, Vol. 6, No. 1, pp. 78-86, 2013.
- [12] H. Fuketa, R. Takahashi, M. Takamiya, M. Nomura, H. Shinohara, and T. Sakurai, "Increase of Crosstalk Noise Due to Imbalanced Threshold Voltage Between nMOS and pMOS in

- Subthreshold Logic Circuits," *IEEE Journal of Solid-State Circuits*, Vol. 48, No. 8, pp. 1986-1994, Aug. 2013.
- [13] H. Fuketa, K. Hirairi, T. Yasufuku, M. Takamiya, M. Nomura, H. Shinohara, and T. Sakurai, "Minimizing Energy of Integer Unit by Higher Voltage Flip-Flop: VDDmin-Aware Dual Supply Voltage Technique," *IEEE Transactions on Very Large Scale Integration (VLSI) Systems*, Vol. 21, No. 6, pp. 1175-1179, June 2013.
- [14] K. Ishida, T. -C. Huang, K. Honda, Y. Shinozuka, H. Fuketa, T. Yokota, U. Zschieschang, H. Klauk, G. Tortissier, T. Sekitani, H. Toshiyoshi, M. Takamiya, T. Someya, and T. Sakurai, "Insole Pedometer With Piezoelectric Energy Harvester and 2 V Organic Circuits," *IEEE Journal of Solid-State Circuits*, Vol.48, No.1, pp. 255-264, Jan. 2013.
- [15] K. Mori, H. Lim, S. Iguchi, K. Ishida, M. Takamiya, and T. Sakurai, "Positioning-Free Resonant Wireless Power Transmission Sheet With Staggered Repeater Coil Array (SRCA)," *IEEE Antennas and Wireless Propagation Letters*, Vol. 11, pp. 1710-1713, Dec. 2012. (Invited)
- [16] R. Takahashi, H. Takata, T. Yasufuku, H. Fuketa, M. Takamiya, M. Nomura, H. Shinohara, and T. Sakurai, "Large Within-Die Gate Delay Variations in Sub-Threshold Logic Circuits at Low Temperature," *IEEE Transactions on Circuits and Systems-II, Express Briefs*, Vol.59, No.12, pp. 918-921, Dec. 2012.
- [17] T. Yokota, T. Sekitani, T. Tokuhara, N. Take, U. Zschieschang, H. Klauk, K. Takimiya, T. -C. Huang, M. Takamiya, T. Sakurai, and T. Someya, "Sheet-Type Flexible Organic Active Matrix Amplifier System Using Pseudo-CMOS Circuits With Floating-Gate Structure," *IEEE Transactions on Electron Devices*, Vol. 59, No. 12, pp. 3434 - 3441, Dec. 2012.
- [18] P. -H. Chen, X. Zhang, K. Ishida, Y. Okuma, Y. Ryu, M. Takamiya, and T. Sakurai, "An 80 mV Startup Dual-Mode Boost Converter by Charge-Pumped Pulse Generator and Threshold Voltage Tuned Oscillator With Hot Carrier Injection," *IEEE Journal of Solid-State Circuits*, Vol. 47, No. 11, pp. 2554-2562, Nov. 2012.
- [19] X. Zhang, K. Ishida, H. Fuketa, M. Takamiya, and T. Sakurai, "On-Chip Measurement System for Within-Die Delay Variation of Individual Standard Cells in 65-nm CMOS," *IEEE Transactions on Very Large Scale Integration (VLSI) Systems*, Vol. 20, No. 10, pp. 1876-1880, Oct. 2012.
- [20] N. Masunaga, K. Ishida, T. Sakurai, and M. Takamiya, "EMI Camera LSI(EMcam) with On-Chip Loop Antenna Matrix to Measure EMI Noise Spectrum and Distribution," *IEICE Transaction on Electronics*, E95-C, No.6, pp. 1059-1066, June 2012.
- [21] L. Liu, T. Sakurai, and M. Takamiya, "A 315MHz Power-Gated Ultra Low Power Transceiver in 40nm CMOS for Wireless Sensor Network," *IEICE Transaction on Electronics*, E95-C, No.6, pp. 1035-1041, June 2012.
- [22] X. Zhang, Y. Pu, K. Ishida, Y. Ryu, Y. Okuma, P. -H. Chen, K. Watanabe, T. Sakurai, and M. Takamiya, "A 1-V-Input Switched-Capacitor Voltage Converter with Voltage-Reference-Free Pulse-Density Modulation," *IEEE Transactions on Circuits and Systems-II: Express Briefs*, Vol.59, No.6, pp. 361-365, Jun. 2012.
- [23] P. -H. Chen, K. Ishida, K. Ikeuchi, X. Zhang, K. Honda, Y. Okuma, Y. Ryu, M. Takamiya, and T. Sakurai, "Startup Techniques for 95 mV Step-Up Converter by Capacitor Pass-On Scheme and Vth-Tuned Oscillator With Fixed Charge Programming," *IEEE Journal of Solid-State Circuits*, Vol.47, No.5, pp. 1252-1260, May. 2012.
- [24] K. Ishida, T. -C. Huang, K. Honda, T. Sekitani, H. Nakajima, H. Maeda, M. Takamiya, T. Someya, and T. Sakurai, "A 100-V AC Energy Meter Integrating 20-V Organic CMOS Digital and Analog Circuits With a Floating Gate for Process Variation Compensation and a 100-V Organic pMOS Rectifier," *IEEE Journal of Solid-State Circuits*, Vol.47, No.1, pp. 301-309, Jan. 2012.
- [25] M. Daito, Y. Nakata, S. Sasaki, H. Gomyo, H. Kusamitsu, Y. Komoto, K. Iizuka, K. Ikeuchi, G. -S. Kim, M. Takamiya, and T. Sakurai, "Capacitively Coupled Non-Contact Probing Circuits

- for Membrane-Based Wafer-Level Simultaneous Testing," *IEEE Journal of Solid-State Circuits*, Vol.46, No.10, pp. 2386-2395, Oct. 2011.
- [26] T. Yasufuku, Y. Nakamura, Z. Piao, M. Takamiya, and T. Sakurai, "Power Supply Voltage Dependence of Within-Die Delay Variation of Regular Manual Layout and Irregular Place-and-Route Layout," *IEICE Transaction on Electronics*, E94-C, No.6, pp. 1072-1075, June 2011.
- [27] K. Ikeuchi, H. Kusamitsu, M. Daito, G. -S. Kim, M. Takamiya, and T. Sakurai, "1 Gb/s, 50um X 50um Pads on Board Wireless Connector Based on Track-and-Charge Scheme Allowing Contacted Signaling," *IEICE Transaction on Electronics*, E94-C, No.6, pp. 992-998, June 2011.
- [28] L. Liu, T. Sakurai, and M. Takamiya, "0.6V Voltage Shifter and Clocked Comparator for Sampling Correlation-Based Impulse Radio UWB Receiver," *IEICE Transaction on Electronics*, E94-C, No.6, pp. 985-991, June 2011.
- [29] X. Zhang, Y. Pu, K. Ishida, Y. Ryu, Y. Okuma, P. -H. Chen, T. Sakurai, and M. Takamiya, "A Variable Output Voltage Switched- Capacitor DC-DC Converter with Pulse Density and Width Modulation (PDWM) for 57% Ripple Reduction at Low Output Voltage," *IEICE Transaction on Electronics*, E94-C, No.6, pp. 953-959, June 2011.
- [30] Y. Okuma, K. Ishida, Y. Ryu, X. Zhang, P. -H. Chen, K. Watanabe, M. Takamiya, and T. Sakurai, "0.5-V Input Digital Low-Dropout Regulator (LDO) with 98.7% Current Efficiency in 65nm CMOS," *IEICE Transaction on Electronics*, E94-C, No.6, pp. 938-944, June 2011.
- [31] K. Ishida, T. Yasufuku, S. Miyamoto, H. Nakai, M. Takamiya, T. Sakurai, and K. Takeuchi, "1.8 V Low-Transient-Energy Adaptive Program-Voltage Generator Based on Boost Converter for 3D-Integrated NAND Flash SSD," *IEEE Journal of Solid-State Circuits*, Vol.46, No.6, pp. 1478-1487, June 2011.
- [32] L. Liu, T. Sakurai, and M. Takamiya, "A Charge-Domain Auto- and Cross-Correlation Based Data Synchronization Scheme With Power-and Area-Efficient PLL for Impulse Radio UWB Receiver," *IEEE Journal of Solid-State Circuits*, Vol.46, No.6, pp. 1349-1359, June 2011.
- [33] Y. Pu, X. Zhang, K. Ikeuchi, A. Muramatsu, A. Kawasumi, M. Takamiya, M. Nomura, H. Shinohara, and T. Sakurai, "Post-Silicon Clock Deskew Employing Hot-Carrier Injection Trimming With On-Chip Skew Monitoring and Auto-Stressing Scheme for Sub/Near Threshold Digital Circuits," *IEEE Transactions on Circuits and Systems-II*, Vol. 58, No. 5, pp. 294-298, May 2011.
- [34] T. Yokota, T. Nakagawa, T. Sekitani, Y. Noguchi, K. Fukuda, U. Zschieschang, H. Klauk, K. Takeuchi, M. Takamiya, T. Sakurai, and T. Someya, "Control of Threshold Voltage in Low-Voltage Organic Complementary Inverter Circuits with Floating Gate Structures," *Applied. Physics. Letters*, 98, 193302, May 2011.
- [35] P. -H. Chen, K. Ishida, X. Zhang, Y. Okuma, Y. Ryu, M. Takamiya, and T. Sakurai, "0.18-V Input Charge Pump with Forward Body Bias to Startup Boost Converter for Energy Harvesting Applications," *IEICE Transaction on Electronics*, E94-C, No.4, pp.598-604, Apr. 2011.
- [36] K. Johguchi, T. Hatanaka, K. Ishida, T. Yasufuku, M. Takamiya, T. Sakurai, and K. Takeuchi, "Through-Silicon Via Design for a 3-D Solid-State Drive System With Boost Converter in a Package," *IEEE Transaction on Components, Packaging and Manufacturing Technology*, Vol.1, No.2, pp. 269-277, Feb. 2011.
- [37] K. Ishida, N. Masunaga, R. Takahashi, T. Sekitani, S. Shino, U. Zschieschang, H. Klauk, M. Takamiya, T. Someya, and T. Sakurai, "User Customizable Logic Paper (UCLP) with Sea-of Transmission-Gates (SOTG) of 2-V Organic CMOS and Ink-Jet Printed Interconnects," *IEEE Journal of Solid-State Circuits*, Vol.46, No.1, pp. 285-292, Jan. 2011.
- [38] L. Liu, Z. Zhou, T. Sakurai, and M. Takamiya, "A 1.76mW, 100Mbps Impulse Radio UWB Receiver with Multiple Sampling Correlators Eliminating Need for Phase Synchronization in 65-nm CMOS," *IEICE Transaction on Electronics*, E93-C, No.6, pp. 796-802, June 2010.

- [39] Y. Kato, T. Sekitani, Y. Noguchi, T. Yokota, M. Takamiya, T. Sakurai and T. Someya, "Large-Area Flexible Ultrasonic Imaging System With an Organic Transistor Active Matrix," *IEEE Transactions on Electron Devices*, Vol. 57, No. 5, pp. 995 - 1002, May 2010.
- [40] T. Yasufuku, T. Niiyama, Z. Piao, K. Ishida, M. Murakata, M. Takamiya, and T. Sakurai, "Difficulty of Power Supply Voltage Scaling in Large Scale Subthreshold Logic Circuits," *IEICE Transaction on Electronics*, E93-C, No.3, pp.332-339, March 2010.
- [41] T. Yasufuku, K. Ishida, S. Miyamoto, H. Nakai, M. Takamiya, and T. Sakurai, "Inductor and TSV Design of 20-V Boost Converter for Low Power 3D Solid State Drive with NAND Flash Memories ," *IEICE Transaction on Electronics*, E93-C, No.3, pp.317-323, March 2010.
- [42] K. Ishida, N. Masunaga, Z. Zhou, T. Yasufuku, T. Sekitani, U. Zschieschang, H. Klauk, M. Takamiya, T. Someya, and T. Sakurai, "Stretchable EMI Measurement Sheet With 8 X 8 Coil Array, 2 V Organic CMOS Decoder, and 0.18 um Silicon CMOS LSIs for Electric and Magnetic Field Detection," *IEEE Journal of Solid-State Circuits*, Vol. 45, No. 1, pp. 249-259, Jan. 2010.
- [43] T. Sekitani, T. Yokota, U. Zschieschang, H. Klauk, S. Bauer, K. Takeuchi, M. Takamiya, T. Sakurai, and T. Someya, "Organic Nonvolatile Memory Transistors for Flexible Sensor Arrays," *Science*, Vol. 326, pp. 1516 - 1519, Dec. 2009.
- [44] L. Liu, M. Takamiya, T. Sekitani, Y. Noguchi, S. Nakano, K. Zaitzu, T. Kuroda, T. Someya, and T. Sakurai, "A 107-pJ/bit 100-kb/s 0.18-um Capacitive-Coupling Transceiver With Data Edge Signaling and DC Power-Free Pulse Detector for Printable Communication Sheet," *IEEE Transactions on Circuits and Systems—I: Regular Papers*, Vol. 56, No. 11, pp. 2511 - 2518, Nov. 2009.
- [45] G.-S. Kim, M. Takamiya, and T. Sakurai, "A 25-mV-Sensitivity 2-Gb/s Optimum-Logic-Threshold Capacitive-Coupling Receiver for Wireless Wafer Probing Systems," *IEEE Transactions on Circuits and Systems—II: Express Briefs*, Vol. 56, No. 9, pp. 709 - 713, Sep. 2009.
- [46] L. Liu, Y. Miyamoto, Z. Zhou, K. Sakaida, J. Ryu, K. Ishida, M. Takamiya, and T. Sakurai, "A 100Mbps, 4.1pJ/bit Threshold Detection-Based Impulse Radio UWB Transceiver in 90nm CMOS ," *IEICE Transaction on Electronics*, E92-C, No.6, pp.769-776, June 2009.
- [47] T. Sekitani, K. Zaitzu, Y. Noguchi, K. Ishibe, M. Takamiya, T. Sakurai, and T. Someya, "Printed Nonvolatile Memory for a Sheet-Type Communication System ," *IEEE Transactions on Electron Devices*, Vol. 56, No. 5, pp. 1027 - 1035, May 2009.
- [48] Y. Nakamura, M. Takamiya, and T. Sakurai, "An On-Chip Noise Canceller with High Voltage Supply Lines for Nanosecond-Range Power Supply Noise," *IEICE Transaction on Electronics*, E92-C, No.4, pp.468-472, April 2009.
- [49] M. Takamiya and T. Sakurai, "Low Power VLSI Circuit Design with Fine-Grain Voltage Engineering," *IPSJ Transactions on System LSI Design Methodology*, Vol. 2, pp. 18 - 29, Feb. 2009. (Invited)
- [50] D. Levacq, M. Takamiya, and T. Sakurai, "Backgate Bias Accelerator for sub-100 ns Sleep-to-Active Modes Transition Time," *IEEE Journal of Solid-State Circuits*, Vol. 43, No. 11, pp. 2390 - 2395, Nov. 2008.
- [51] K. Onizuka, K. Inagaki, H. Kawaguchi, M. Takamiya, and T. Sakurai, "Stacked-Chip Implementation of On-Chip Buck Converter for Distributed Power Supply System in SiPs," *IEEE Journal of Solid-State Circuits*, Vol. 42, No. 11, pp. 2404 - 2410, Nov. 2007.
- [52] K. Ishida, A. Tamtrakarn, H. Ishikuro, M. Takamiya, and T. Sakurai, "An Outside-Rail Opamp Design Relaxing Low-Voltage Constraint on Future Scaled Transistors," *IEICE Transaction on Electronics*, E90-C, No.4, pp.786-792, April 2007.
- [53] Y. Kato, T. Sekitani, M. Takamiya, M. Doi, K. Asaka, T. Sakurai, and T. Someya, "Sheet-Type Braille Displays by Integrating Organic Field-Effect Transistors and Polymeric Actuators ", *IEEE Transactions on Electron Devices*, Vol. 54, No. 2, pp. 202 - 209, Feb. 2007.

- [54] M. Takamiya, T. Sekitani, Y. Kato, H. Kawaguchi, T. Someya, and T. Sakurai, "An Organic FET SRAM with Back Gate to Increase Static Noise Margin and its Application to Braille Sheet Display," , IEEE Journal of Solid-State Circuits, Vol. 42, No. 1, pp. 93 - 100, Jan. 2007.
- [55] K. Onizuka, H. Kawaguchi, M. Takamiya, and T. Sakurai, "VDD-Hopping Accelerators for On-Chip Power Supply Circuit to Achieve Nanosecond-Order Transient Time," IEEE Journal of Solid-State Circuits, Vol. 41, No. 11, pp. 2382 - 2389, Nov. 2006.
- [56] S. Iba, T. Sekitani, Y. Kato, T. Someya, H. Kawaguchi, M. Takamiya, T. Sakurai, and, S. Ta-kagi, "Control of Threshold Voltage of Organic Field-Effect Transistors with Double Gate Structure," Applied Physics Letters, 87, 023509, July 2005.
- [57] M. Takamiya and M. Mizuno, "A 6.7-fF/um² Bias-Independent Gate Capacitor (BIGCAP) with Digital CMOS Process and its Application to the Loop Filter of a Differential PLL", IEEE Journal of Solid-State Circuits, Vol. 40, No. 3, pp. 719 - 725, Mar. 2005.
- [58] M. Takamiya and T. Hiramoto, "High Drive-Current Electrically Induced Body Dynamic Threshold SOI MOSFET (EIB-DTMOS) with Large Body Effect and Low Threshold Voltage", IEEE Transactions on Electron Devices, Vol. 48, No. 8, pp. 1633 - 1640, Aug. 2001.
- [59] T. Hiramoto, M. Takamiya, H. Koura, T. Inukai, H. Gomyo, H. Kawaguchi, and T. Sakurai, "Optimum Device Parameters and Scalability of Variable Threshold Voltage Complementary MOS (VTCMOS)", Japanese Journal of Applied Physics, Vol. 40, Part 1, No. 4B, pp. 2854 - 2858, April, 2001.
- [60] Y. Yasuda, M. Takamiya, and T. Hiramoto, "Threshold Voltage Fluctuations Induced by Statistical "Position" and "Number" Impurity Fluctuations in Bulk MOSFETs", Superlattices and Microstructures, Vol. 28, No. 5/6, pp. 357 - 361, November/December, 2000.
- [61] Y. Yasuda, M. Takamiya, and T. Hiramoto, "Separation of Effects of Statistical Impurity Number Fluctuations and Position Distribution on V_{th} Fluctuations in Scaled MOSFETs", IEEE Transactions on Electron Devices, Vol. 47, No. 10, pp. 1838 - 1842, October, 2000.
- [62] H. Koura, M. Takamiya, and T. Hiramoto, "Optimum Conditions of Body Effect Factor and Substrate Bias in Variable Threshold Voltage MOSFETs" Japanese Journal of Applied Physics, Vol. 39, No. 4B, pp. 2312 - 2317, April, 2000.
- [63] T. Hiramoto and M. Takamiya, "Low Power and Low Voltage MOSFETs with Variable Threshold Voltage Controlled by Back-Bias", IEICE Transaction on Electronics, E83-C, pp.161-169, Feb. 2000. (Invited Paper)
- [64] T. N. Duyet, H. Ishikuro, Y. Shi, T. Saraya, M. Takamiya, and T. Hiramoto, "Measurement of Energetic and Lateral Distribution of Interface State Density in Fully-Depleted Silicon on Insulator Metal-Semiconductor Field-Effect Transistors", Japanese Journal of Applied Physics, Vol. 38, No. 4B, pp. 2496 - 2500, April, 1999.
- [65] M. Takamiya, T. Saraya, T. N. Duyet, Y. Yasuda, and T. Hiramoto, "High Performance Accumulated Back-Interface Dynamic Threshold SOI MOSFET's (AB-DTMOS) with Large Body Effect at Low Supply Voltage", Japanese Journal of Applied Physics, Vol.38, Part 1, No. 4B, pp.2483-2486, April 1999.
- [66] T. Mukaiyama, K. Saito, H. Ishikuro, M. Takamiya, T. Saraya, and T. Hiramoto, "Fabrication of Gate-All Around MOSFET by Silicon Anisotropic Etching Technique", Solid State Electronics, Vol. 42, No. 7-8, pp. 1623 - 1626, July - August, 1998.
- [67] T. N. Duyet, H. Ishikuro, M. Takamiya, T. Saraya, and T. Hiramoto, "Suppression of Geometric Component of Charge Pumping Current in Thin Film SOI MOSFET", Japanese Journal of Applied Physics, Part 2, Vol. 37, No. 7B, pp. L855 - L858, July, 1998.
- [68] 高宮 真, 安田有里, 平本俊郎, "極薄膜 SOI 層を有する超低消費電力用ディープサブ 0.1 μ m MOSFET," 電子情報通信学会論文誌, J81-C-II, No.3, pp.313-319, 1998年3月.
- [69] T. Saraya, M. Takamiya, T.N. Duyet, and T. Hiramoto, "New Measurement Technique of Sub-Bandgap Impact Ionization Current by Transient Characteristics of Partially Depleted

SOI MOSFETs", Japanese Journal of Applied Physics, Vol. 37, Part 1, No. 3B, pp. 1271 - 1273, March, 1998.

3. 国際会議

- [1] K. Miyazaki, S. Abe, M. Tsukuda, I. Omura, K. Wada, M. Takamiya, and T. Sakurai, "General-Purpose Clocked Gate Driver (CGD) IC with Programmable 63-Level Drivability to Reduce Ic Overshoot and Switching Loss of Various Power Transistors," IEEE Applied Power Electronics Conference and Exposition (APEC), Long Beach, USA, pp. 1640 -1645, March 2016.
- [2] S. Iguchi, T. Sakurai, and M. Takamiya, "A 39.25MHz 278dB FOM 19 μ W LDO-Free Stacked-Amplifier Crystal Oscillator (SAXO) Operating at I/O Voltage," IEEE International Solid-State Circuits Conference (ISSCC), San Francisco, USA, pp. 100-101, Feb. 2016.
- [3] M. Honda, T. Sakurai, and M. Takamiya, "Wireless Temperature and Illuminance Sensor Nodes With Energy Harvesting from Insulating Cover of Power Cords for Building Energy Management System," IEEE Asia-Pacific Power and Energy Engineering Conference (APPEEC), Brisbane, Australia, PES-APPEEC-255, pp. 1-5, Nov. 2015.
- [4] T. Someya, H. Fuketa, K. Matsunaga, H. Morimura, T. Sakurai, and M. Takamiya, "248pW, 0.11mV/ $^{\circ}$ C Glitch-Free Programmable Voltage Detector With Multiple Voltage Duplicator for Energy Harvesting", 41th European Solid-State Circuits Conference (ESSCIRC), Graz, Austria, pp. 249-252, Sep. 2015.
- [5] D. Luo, H. Fuketa, K. Matsunaga, H. Morimura, M. Takamiya, and T. Sakurai, "Analysis to Optimize Sensitivity of RF Energy Harvester with Voltage Boost Circuit," IEEE 22nd European Conference on Circuit Theory and Design (ECCTD), Trondheim, Norway, pp. 1-4, Aug. 2015.
- [6] Y. Yamauchi, Y. Yanagihara, H. Fuketa, T. Sakurai, and M. Takamiya, "Optimal Design to Maximize Efficiency of Single-Inductor Multiple-Output Buck Converters in Discontinuous Conduction Mode for IoT Applications," IEEE International Conference on IC Design and Technology (ICICDT), Leuven, Belgium, pp. 1-4, May 2015.
- [7] M. Takamiya, "Energy Efficient Design and Energy Harvesting for Energy Autonomous Systems," IEEE International Symposium on VLSI Design, Automation and Test (2015 VLSI-DAT), Hsinchu, Taiwan, DSS13, pp. 1 - 3, April 2015. (Invited)
- [8] T. Yokota, W. Yukita, J. Reeder, H. Fuketa, M. Hamamatsu, T. Someya, W. Voit, M. Takamiya, T. Sekitani, T. Sakurai, and T. Someya, "Organic Complementary Circuits With Thin Parylene Gate Dielectric for a Flexible Fever Alarm System," Material Research Society (MRS) Spring Meeting, II5.03, San Francisco, USA, April 2015.
- [9] Y. Kondo, Y. Yazaki, M. Sonehara, T. Sato, T. Watanabe, Y. Seino, N. Matsushita, T. Fujii, K. Kobayashi, H. Shimizu, Y. Yanagisawa, T. Someya, H. Fuketa, M. Takamiya, and T. Sakurai, "Embedded Planar Power Inductor Technology for Package-level DC Power Grid," International Conference on Electronic Packaging and iMAPS All Asia Conference (ICEP-IACC), Kyoto, pp. 814-817, April 2015.
- [10] H. Fuketa, M. Hamamatsu, T. Yokota, W. Yukita, T. Someya, T. Sekitani, M. Takamiya, T. Someya, and T. Sakurai, "Energy-Autonomous Fever Alarm Armband Integrating Fully Flexible Solar Cells, Piezoelectric Speaker, Temperature Detector, and 12V Organic Complementary FET Circuits," IEEE International Solid-State Circuits Conference (ISSCC), San Francisco, USA, pp. 296-297, Feb. 2015.
- [11] H. Fuketa, Y. Momiyama, A. Okamoto, T. Sakata, M. Takamiya, and T. Sakurai, "An 85-mV Input, 50- μ s Startup Fully Integrated Voltage Multiplier with Passive Clock Boost Using On-Chip Transformers for Energy Harvesting ", 40th European Solid-State Circuits Conference (ESSCIRC), Venice, Italy, pp. 263-266, Sep. 2014.

- [12] H. Fuketa, K. Yoshioka, K. Fukuda, T. Mori, H. Ota, M. Takamiya, and T. Sakurai, "Design Guidelines of Steep Subthreshold TFET to Minimize Energy of Logic Circuits," International Conference on Solid State Devices and Materials (SSDM), Tsukuba, Japan, pp. 832-833, Sep. 2014.
- [13] M. Takamiya, H. Fuketa, K. Ishida, T. Yokota, T. Sekitani, T. Someya, and T. Sakurai, "Flexible, Large-Area, and Distributed Organic Electronics Closely Contacted with Skin for Healthcare Applications," IEEE International Midwest Symposium on Circuits and Systems (MWSCAS), College Station, USA, pp. 829 - 832, Aug. 2014. (Invited)
- [14] S. Iguchi, H. Fuketa, T. Sakurai, and M. Takamiya, "92% Start-up Time Reduction by Variation-Tolerant Chirp Injection (CI) and Negative Resistance Booster (NRB) in 39MHz Crystal Oscillator," IEEE Symposium on VLSI Circuits, Hawaii, pp. 236-237, June 2014.
- [15] H. Fuketa, Y. Shinozuka, K. Ishida, M. Takamiya, and T. Sakurai, "On-Chip Buck Converter with Spiral Ferrite Inductor and Reducing IR Drop in 3D Stacked Integration," International Power Electronics Conference (IPEC), Hiroshima, Japan, pp. 2228-2231, May 2014. (Invited)
- [16] T. Yokota, Y. Terakawa, T. Sekitani, W. Yukita, M. Koizumi, H. Fuketa, K. Yoshioka, M. Sekino, M. Takamiya, T. Sakurai, and T. Someya, "Organic Transistor Based Wireless Sensor System with ESD Protection Circuit," Materials Research Society (MRS) Spring Meeting, C6.04, San Francisco, USA, April 2014.
- [17] M. Takamiya, "Extremely Low-Power Circuit Design for Wearable Systems," IEEE International Solid-State Circuits Conference (ISSCC), Evening Session, "Wearable Wellness Devices: Fashion, Health, and Informatics", San Francisco, USA, Feb. 2014. (Invited)
- [18] H. Fuketa, K. Yoshioka, T. Yokota, W. Yukita, M. Koizumi, M. Sekino, T. Sekitani, M. Takamiya, T. Someya, and T. Sakurai, "Organic-Transistor-Based 2kV ESD-Tolerant Flexible Wet Sensor Sheet for Biomedical Applications with Wireless Power and Data Transmission Using 13.56MHz Magnetic Resonance," IEEE International Solid-State Circuits Conference (ISSCC), San Francisco, USA, pp. 490-491, Feb. 2014.
- [19] T. Someya, T. Sekitani, M. Kaltenbrunner, T. Yokota, H. Fuketa, M. Takamiya, and T. Sakurai, "Ultraflexible Organic Devices for Biomedical Applications," IEEE International Electron Devices Meeting (IEDM), Washington DC, USA, pp. 8.5.1-8.5.4, Dec. 2013. (Invited)
- [20] X. Zhang, Y. Okuma, P. -H. Chen, K. Ishida, Y. Ryu, K. Watanabe, T. Sakurai, and M. Takamiya, "A 0.6-V Input 94% Peak Efficiency CCM/DCM Digital Buck Converter in 40-nm CMOS with Dual-Mode-Body-Biased Zero-Crossing Detector," IEEE Asian Solid-State Circuits Conference (A-SSCC), Singapore, pp. 45-48, Nov. 2013.
- [21] H. Fuketa, R. Takahashi, M. Takamiya, M. Nomura, H. Shinohara, and T. Sakurai, "Variation-aware Subthreshold Logic Circuit Design," IEEE International Conference on ASIC (ASICON), Shenzhen, China, pp. 95-98, Oct. 2013. (Invited)
- [22] A. Borna, M. Takamiya, and J. Rabaey, "The Path Toward Energy-Efficient Inference Engine Architectures on Scaled and Beyond-CMOS Fabrics," Third Berkeley Symposium on Energy Efficient Electronic Systems, Berkeley, USA, Oct. 2013.
- [23] M. Takamiya, "Energy Efficient 0.5V Logic, RF, and Power Management Circuits," IEEE SOI-3D-Subthreshold Microelectronics Technology Unified Conference (S3S), Monterey, USA, Oct. 2012. (Invited)
- [24] K. Mori, Y. Okuma, X. Zhang, H. Fuketa, T. Sakurai, and M. Takamiya, "Analog-Assisted Digital Low Dropout Regulator (AAD-LDO) with 59% Faster Transient Response and 28% Ripple Reduction," International Conference on Solid State Devices and Materials (SSDM), Fukuoka, Japan, pp. 888-889, Sep. 2013.
- [25] S. Yoshimoto, S. Miyano, M. Takamiya, H. Shinohara, H. Kawaguchi, and M. Yoshimoto, "A 40-nm 8T SRAM with Selective Source Line Control of Read Bitlines and Address Preset Structure," IEEE Custom Integrated Circuits Conference (CICC), San Jose, USA, pp. 1-4, Sep. 2013.

- [26] H. Fuketa, K. Ishida, T. Sekitani, M. Takamiya, T. Someya, and T. Sakurai, "Large-Area and Flexible Sensors with Organic Transistors," IEEE International Workshop on Advances in Sensors and Interfaces (IWASI), Bari, Italy, pp. 87-90, June 2013. (Invited)
- [27] S. Iguchi, A. Saito, Y. Zheng, K. Watanabe, T. Sakurai, and M. Takamiya, "93% Power Reduction by Automatic Self Power Gating (ASPG) and Multistage Inverter for Negative Resistance (MINR) in 0.7V, 9.2 μ W, 39MHz Crystal Oscillator," IEEE Symposium on VLSI Circuits, Kyoto, pp. C142-C143, June 2013.
- [28] M. Nomura, A. Muramatsu, H. Takeno, S. Hattori, D. Ogawa, M. Nasu, K. Hirairi, S. Kumashiro, S. Moriwaki, Y. Yamamoto, S. Miyano, Y. Hiraku, I. Hayashi, K. Yoshioka, A. Shikata, H. Ishikuro, M. Ahn, Y. Okuma, X. Zhang, Y. Ryu, K. Ishida, M. Takamiya, T. Kuroda, H. Shinohara, and T. Sakurai, "0.5V Image Processor with 563 GOPS/W SIMD and 32bit CPU Using High Voltage Clock Distribution (HVCD) and Adaptive Frequency Scaling (AFS) with 40nm CMOS," IEEE Symposium on VLSI Circuits, Kyoto, pp. C36-C37, June 2013.
- [29] T. Sekitani, T. Yokota, M. Takamiya, T. Sakurai, and T. Someya, "Electrical Artificial Skin Using Ultra-Flexible Organic Transistor," ACM Design Automation Conference, Austin, USA, pp. 1-3, June 2013.
- [30] M. Takamiya, "Application of Large Area and Flexible Organic Transistors: Piezoelectric Energy Harvester and Surface Electromyogram Measurement Sheet," LIMMS Workshop, "Beyond the Frontiers of Nanoscience and Biosystems", Paris, France, May 2013. (Invited)
- [31] S. Iguchi, P. Yeon, H. Fuketa, K. Ishida, T. Sakurai, and M. Takamiya, "Zero Phase Difference Capacitance Control (ZPDCC) for Magnetically Resonant Wireless Power Transmission," IEEE Wireless Power Transfer Conference (WPTC), Perugia, Italy, pp. 25-26, May. 2013. (Best Paper Award を受賞)
- [32] H. Fuketa, Y. Shinozuka, K. Ishida, M. Takamiya, T. Fujii, H. Shimizu, K. Kobayashi, T. Sato, and T. Sakurai, "Efficiency Increase in On-Chip Buck Converter by Introduction of High Permeability Material to Inductor on Interposer," International Conference on Ferrites (ICF), Okinawa, p. 75, Apr. 2013.
- [33] M. Takamiya, "Emerging Applications and Design Challenges of Organic Electronics," Tutorial Short Course in IEEE International Conference on Microelectronic Test Structures (ICMTS), Osaka, March 2013. (Invited)
- [34] Y. Shinozuka, H. Fuketa, K. Ishida, F. Furuta, K. Osada, K. Takeda, M. Takamiya, and T. Sakurai, "Reducing IR Drop in 3D Integration to Less Than 1/4 Using Buck Converter on Top Die (BCT) Scheme," IEEE International Symposium on Quality Electronic Design (ISQED), Santa Clara, USA, pp. 210-215, March 2013.
- [35] H. Fuketa, M. Nomura, M. Takamiya, and T. Sakurai, "Intermittent Resonant Clocking Enabling Power Reduction at Any Clock Frequency for 0.37V, 980kHz Near-Threshold Logic Circuits," IEEE International Solid-State Circuits Conference (ISSCC), San Francisco, USA, pp. 436-437, Feb. 2013.
- [36] H. Fuketa, K. Yoshioka, Y. Shinozuka, K. Ishida, T. Yokota, N. Matsuhisa, Y. Inoue, M. Sekino, T. Sekitani, M. Takamiya, T. Someya, and T. Sakurai, "1 μ m Thickness 64 Channel Surface Electromyogram Measurement Sheet with 2V Organic Transistors for Prosthetic Hand Control," IEEE International Solid-State Circuits Conference (ISSCC), San Francisco, USA, pp. 104-105, Feb. 2013.
- [37] X. Zhang, P. -H. Chen, Y. Ryu, K. Ishida, Y. Okuma, K. Watanabe, T. Sakurai, and M. Takamiya, "A Low Voltage Buck DC-DC Converter Using On-Chip Gate Boost Technique in 40nm CMOS," Asia-South Pacific Design Automation Conference (ASP-DAC), Yokohama, Japan, pp. 109-110, Jan. 2013.
- [38] S. Iguchi, A. Saito, K. Honda, Y. Zheng, K. Watanabe, T. Sakurai, and M. Takamiya, "315MHz OOK Transceiver with 38-uW Receiver and 36-uW Transmitter in 40-nm CMOS," Asia-South Pacific Design Automation Conference (ASP-DAC), Yokohama, Japan, pp. 93-94, Jan. 2013.

- [39] M. Takamiya, K. Ishida, K. Takemura, and T. Sakurai, "3D Stacked Buck Converter with SrTiO₃ (STO) Capacitors on Silicon Interposer," IEEE International Workshop on Power Supply on Chip (PowerSoC), San Francisco, USA, 4-3, Nov. 2012. (Invited)
- [40] M. Takamiya, "Extremely Low Power VLSI Circuits with Low Voltage Operation," IEEE/ACM Workshop on Variability Modeling and Characterization (VMC), San Jose, USA, Nov. 2012. (Invited)
- [41] M. Takamiya, K. Ishida, H. Fuketa, T. Sekitani, T. Someya, and T. Sakurai, "Printable and Flexible Electronics with Organic Transistors," IEEE International Conference on Computer-Aided Design (ICCAD), San Jose, USA, 7D-2, Nov. 2012. (Invited)
- [42] S. Iguchi, A. Saito, K. Watanabe, T. Sakurai, and M. Takamiya, "2.1 Times Increase of Drain Efficiency by Dual Supply Voltage Scheme in 315MHz Class-F Power Amplifier at Output Power of -20dBm", 38th European Solid-State Circuits Conference (ESSCIRC), Bordeaux, France, pp. 345-348, Sep. 2012.
- [43] H. Fuketa, R. Takahashi, M. Takamiya, M. Nomura, H. Shinohara, and T. Sakurai, "Increase of Crosstalk Noise Due to Imbalanced Threshold Voltage between NMOS and PMOS in Sub-Threshold Logic Circuits," IEEE Custom Integrated Circuits Conference (CICC), San Jose, USA, pp. 1-4, Sep. 2012.
- [44] X. Zhang, Y. Pu, K. Ishida, Y. Ryu, Y. Okuma, P. -H. Chen, K. Watanabe, Sakurai, and M. Takamiya, "Low Voltage Switched-Capacitor Voltage Converter with Improved Light Load Efficiency," 3rd IEICE International Conference on Integrated Circuits and Devices in Vietnam (ICDV), Danang, Vietnam, pp. 46-51, Aug. 2012.
- [45] A. Saito, Y. Zheng, K. Watanabe, T. Sakurai, and M. Takamiya, "0.35V, 4.1uW, 39MHz Crystal Oscillator in 40nm CMOS," International Symposium on Low Power Electronics and Design (ISLPED), Redondo Beach, USA, pp. 333-338, Aug. 2012.
- [46] X. Zhang, P. -H. Chen, Y. Ryu, K. Ishida, Y. Okuma, K. Watanabe, T. Sakurai, and M. Takamiya, "A 0.45-V Input On-Chip Gate Boosted (OGB) Buck Converter in 40-nm CMOS with More Than 90% Efficiency in Load Range from 2μW to 50μW," IEEE Symposium on VLSI Circuits, Hawaii, pp. 194-195, June 2012.
- [47] A. Saito, K. Honda, Y. Zheng, S. Iguchi, K. Watanabe, T. Sakurai, and M. Takamiya, "An All 0.5V, 1Mbps, 315MHz OOK Transceiver with 38-μW Carrier-Frequency-Free Intermittent Sampling Receiver and 52-μW Class-F Transmitter in 40-nm CMOS," IEEE Symposium on VLSI Circuits, Hawaii, pp. 38-39, June 2012.
- [48] R. Takahashi, H. Takata, T. Yasufuku, H. Fuketa, M. Takamiya, M. Nomura, H. Shinohara, and T. Sakurai, "Large Within-Die Gate Delay Variations in Sub-Threshold Logic Circuits at Low Temperature," IEEE International Workshop on Design for Manufacturability and Yield (DFM&Y), San Francisco, USA, June 2012.
- [49] H. Lim, K. Ishida, M. Takamiya, and T. Sakurai, "Positioning-Free Magnetically Resonant Wireless Power Transmission Board with Staggered Repeater Coil Array (SRCA)," IEEE MTT-S International Microwave Workshop Series on Innovative Wireless Power Transmission: Technologies, Systems, and Applications (IMWS-IWPT), Kyoto, pp. 93-96, May 2012.
- [50] T. Yasufuku, K. Hirairi, Y. Pu, Y. -F. Zheng, R. Takahashi, M. Sasaki, H. Fuketa, A. Muramatsu, M. Nomura, F. Shinohara, M. Takamiya, and T. Sakurai, "24% Power Reduction by Post-Fabrication Dual Supply Voltage Control of 64 Voltage Domains in VDDmin Limited Ultra Low Voltage Logic Circuits," IEEE International Symposium on Quality Electronic Design (ISQED), Santa Clara, USA, pp. 586-591, March 2012.
- [51] K. Hirairi, Y. Okuma, H. Fuketa, T. Yasufuku, M. Takamiya, M. Nomura, H. Shinohara, and T. Sakurai, "13% Power Reduction in 16b Integer Unit in 40nm CMOS by Adaptive Power Supply Voltage Control with Parity-Based Error Prediction and Detection (PEPD) and Fully

- Integrated Digital LDO," IEEE International Solid-State Circuits Conference (ISSCC), San Francisco, USA, pp. 486-487, Feb. 2012.
- [52] K. Ishida, T. -C. Huang, K. Honda, Y. Shinozuka, H. Fuketa, T. Yokota, U. Zschieschang, H. Klauk, G. Tortissier, T. Sekitani, M. Takamiya, H. Toshiyoshi, T. Someya, and T. Sakurai, "Insole Pedometer With Piezoelectric Energy Harvester and 2V Organic Digital and Analog Circuits," IEEE International Solid-State Circuits Conference (ISSCC), San Francisco, USA, pp. 308-309, Feb. 2012.
- [53] K. Ikeuchi, M. Takamiya, and T. Sakurai, "Through Silicon Capacitive Coupling (TSCC) Interface for 3D Stacked Dies," IEEE International 3D System Integration Conference (3DIC), P-2-5, Osaka, Feb. 2012.
- [54] P. -H. Chen, K. Ishida, X. Zhang, Y. Okuma, Y. Ryu, M. Takamiya, and T. Sakurai, "A 120-mV Input, Fully Integrated Dual-Mode Charge Pump in 65-nm CMOS for Thermoelectric Energy Harvester," Asia-South Pacific Design Automation Conference (ASP-DAC), Sydney, Australia, pp. 469-470, Jan. 2012. (Best Design Award in University LSI Design Contest を受賞)
- [55] T. -C. Huang, K. Ishida, T. Sekitani, M. Takamiya, T. Someya, and T. Sakurai, "A Floating-Gate OTFT-Driven AMOLED Pixel Circuit for Variation and Degradation Compensation in Large-Sized Flexible Displays," International Display Workshop (IDW), Nagoya, Japan, pp. 1643-1646, Dec. 2011. (Invited)
- [56] H. Fuketa, T. Yasufuku, S. Iida, M. Takamiya, M. Nomura, H. Shinohara, and T. Sakurai, "Device-Circuit Interactions in Extremely Low Voltage CMOS Designs," IEEE International Electron Devices Meeting (IEDM), Washington DC, USA, pp. 559-562, Dec. 2011. (Invited)
- [57] T. Yokota, T. Sekitani, T. Tokuhara, U. Zschieschang, H. Klauk, T.-C. Huang, M. Takamiya, T. Sakurai, and T. Someya, "Sheet-type Organic Active Matrix Amplifier System Using Vth-Tunable, Pseudo-CMOS Circuits with Floating-gate Structure," IEEE International Electron Devices Meeting (IEDM), Washington DC, USA, pp. 335-338, Dec. 2011.
- [58] P. -H. Chen, K. Ishida, X. Zhang, Y. Okuma, Y. Ryu, M. Takamiya, and T. Sakurai, "A 80-mV Input, Fast Startup Dual-Mode Boost Converter with Charge-Pumped Pulse Generator for Energy Harvesting," IEEE Asian Solid-State Circuits Conference (A-SSCC), Jeju, Korea, pp. 33-36, Nov. 2011.
- [59] A. Muramatsu, T. Yasufuku, M. Nomura, M. Takamiya, H. Shinohara, and T. Sakurai, "12% Power Reduction by Within-Functional-Block Fine-Grained Adaptive Dual Supply Voltage Control in Logic Circuits with 42 Voltage Domains," 37th European Solid-State Circuits Conference (ESSCIRC), Helsinki, Finland, pp. 191-194, Sep. 2011.
- [60] K. Ishida, T. -C. Huang, T. Sekitani, M. Takamiya, T. Someya, and T. Sakurai, "Large-Area Flexible Electronics with Organic Transistors," IEEE International Midwest Symposium on Circuits and Systems, Seoul, Korea, pp. 1-4, Aug. 2011. (Invited)
- [61] K. Honda, K. Ikeuchi, M. Nomura, M. Takamiya, and T. Sakurai, "Reduction of Minimum Operating Voltage (VDDmin) of CMOS Logic Circuits with Post-Fabrication Automatically Selective Charge Injection," International Symposium on Low Power Electronics and Design (ISLPED), Fukuoka, Japan, pp. 175-180, Aug. 2011.
- [62] H. Fuketa, K. Hirairi, T. Yasufuku, M. Takamiya, M. Nomura, H. Shinohara, and T. Sakurai, "12.7-times Energy Efficiency Increase of 16-bit Integer Unit by Power Supply Voltage (VDD) Scaling from 1.2V to 310mV Enabled by Contention-less Flip-Flops (CLFF) and Separated VDD between Flip-Flops and Combinational Logics," International Symposium on Low Power Electronics and Design (ISLPED), Fukuoka, Japan, pp. 163-168, Aug. 2011.
- [63] T. Yasufuku, S. Iida, H. Fuketa, K. Hirairi, M. Nomura, M. Takamiya, and T. Sakurai, "Investigation of Determinant Factors of Minimum Operating Voltage of Logic Gates in 65-nm CMOS," International Symposium on Low Power Electronics and Design (ISLPED), Fukuoka, Japan, pp. 21-26, Aug. 2011.

- [64] X. Zhang, Y. Pu, K. Ishida, Y. Ryu, Y. Okuma, P. -H. Chen, K. Watanabe, T. Sakurai, and M. Takamiya, "A Voltage-Reference-Free Pulse Density Modulation (VRF-PDM) 1-V Input Switched-Capacitor 1/2 Voltage Converter with Output Voltage Trimming by Hot Carrier Injection and Periodic Activation Scheme," IEEE Symposium on VLSI Circuits, Kyoto, pp. 280-281, June 2011.
- [65] L. Liu, T. Sakurai, and M. Takamiya, "315MHz Energy-Efficient Injection-Locked OOK Transmitter and 8.4 μ W Power-Gated Receiver Front-End for Wireless Ad Hoc Network in 40nm CMOS," IEEE Symposium on VLSI Circuits, Kyoto, pp. 164-165, June 2011.
- [66] H. Fuketa, S. Iida, T. Yasufuku, M. Takamiya, M. Nomura, H. Shinohara, and T. Sakurai, "A Closed-Form Expression for Estimating Minimum Operating Voltage (VDDmin) of CMOS Logic Gates," ACM Design Automation Conference, San Diego, USA, pp. 984-989, June 2011.
- [67] T. -C. Huang, K. Ishida, T. Sekitani, M. Takamiya, T. Someya, and T. Sakurai, "A Floating-Gate OTFT-Driven AMOLED Pixel Circuit for Variation and Degradation Compensation in Large-Sized Flexible Displays," Society for Information Display (SID) International Symposium, Los Angeles, USA, pp. 149-152, May 2011.
- [68] K. Ishida, T. -C. Huang, K. Honda, T. Sekitani, H. Nakajima, H. Maeda, M. Takamiya, T. Someya, and T. Sakurai, "100-V AC Power Meter System-on-a-Film (SoF) Integrating 20-V Organic CMOS Digital and Analog Circuits with Floating Gate for Process Variation Compensation and 100-V Organic PMOS Rectifier," IEEE International Solid-State Circuits Conference (ISSCC), San Francisco, USA, pp. 218-219, Feb. 2011.
- [69] P. -H. Chen, K. Ishida, K. Ikeuchi, X. Zhang, K. Honda, Y. Okuma, Y. Ryu, M. Takamiya, and T. Sakurai, "A 95mV-Startup Step-up Converter with VTH-Tuned Oscillator by Fixed-Charge Programming and Capacitor Pass-On Scheme," IEEE International Solid-State Circuits Conference (ISSCC), San Francisco, USA, pp. 216-217, Feb. 2011.
- [70] X. Zhang, K. Ishida, M. Takamiya, and T. Sakurai, "An On-Chip Characterizing System for Within-Die Delay Variation Measurement of Individual Standard Cells in 65-nm CMOS," Asia-South Pacific Design Automation Conference (ASP-DAC), Yokohama, Japan, pp. 109-110, Jan. 2011.
- [71] M. Takamiya, K. Ishida, T. Sekitani, U. Zschieschang, H. Klauk, T. Someya, and T. Sakurai, "Large Area Electronics with Organic Transistors and Novel Interconnects: EMI Measurement Sheet with Stretchable Interconnects and User Customizable Logic Paper (UCLP) with Ink-Jet Printed Interconnects," International Display Workshop (IDW), Fukuoka, Japan, pp. 1577-1580, Dec. 2010. (Invited)
- [72] G.-S. Kim, K. Ikeuchi, M. Daito, M. Takamiya, and T. Sakurai, "A High-Speed, Low-Power Capacitive-Coupling Transceiver for Wireless Wafer-Level Testing Systems," IEEE International 3D System Integration Conference (3DIC), Munich, Germany, Nov. 2010.
- [73] K. Ishida, K. Takemura, K. Baba, M. Takamiya, and T. Sakurai, "3D Stacked Buck Converter with 15 μ m Thick Spiral Inductor on Silicon Interposer for Fine-Grain Power-Supply Voltage Control in SiP's," IEEE International 3D System Integration Conference (3DIC), Munich, Germany, pp. 1-4, Nov. 2010.
- [74] L. Liu, T. Sakurai, and M. Takamiya, "0.6V Voltage Doubler and Clocked Comparator for Correlation-based Impulse Radio UWB Receiver in 65nm CMOS," IEEE Asian Solid-State Circuits Conference (A-SSCC), Beijing, China, pp. 301-304, Nov. 2010.
- [75] X. Zhang, Y. Pu, K. Ishida, Y. Ryu, Y. Okuma, P.-H. Chen, K. Watanabe, T. Sakurai, and M. Takamiya, "A 1-V Input, 0.2-V to 0.47-V Output Switched-Capacitor DC-DC Converter with Pulse Density and Width Modulation (PDWM) for 57% Ripple Reduction," IEEE Asian Solid-State Circuits Conference (A-SSCC), Beijing, China, pp. 61-64, Nov. 2010.
- [76] Y. Pu, X. Zhang, J. Huang, A. Muramatsu, M. Nomura, K. Hirairi, H. Takata, T. Sakurabayashi, S. Miyano, M. Takamiya, and T. Sakurai, "Misleading Energy and

- Performance Claims in Sub/Near Threshold Digital Systems," IEEE International Conference on Computer-Aided Design (ICCAD), San Jose, USA, pp. 625-631, Nov. 2010.
- [77] M. Takamiya, K. Ishida, T. Sekitani, T. Someya, and T. Sakurai, "Design of Large Area Electronics with Organic Transistors," IEEE International Conference on Computer-Aided Design (ICCAD), San Jose, USA, pp. 500-503, Nov. 2010. (Invited)
- [78] T. Sekitani, K. Ishida, M. Takamiya, T. Sakurai, and T. Someya, "Stretchable Large-Area Electronics Using Organic Transistor Integrated Circuits," International Conference on Solid-State and Integrated Circuit Technology (ICSICT), Shanghai, China, pp. 1272-1275, Nov. 2010.
- [79] T. Sekitani, K. Ishida, N. Masunaga, R. Takahashi, S. Shino, U. Zschieschang, H. Klauk, M. Takamiya, T. Sakurai, and T. Someya, "Organic CMOS Logic Papers with In-Field User Customizability," 2010 International Conference on Solid State Devices and Materials (SSDM), Tokyo, Japan, A-6-2, Sep. 2010.
- [80] N. Masunaga, K. Ishida, M. Takamiya, and T. Sakurai, "EMI Camera LSI (EMcam) with 12 x 4 On-Chip Loop Antenna Matrix in 65-nm CMOS to Measure EMI Noise Distribution with 60- μ m Spatial Precision," IEEE Custom Integrated Circuits Conference (CICC), San Jose, USA, pp. 449-452, Sep. 2010.
- [81] Y. Okuma, K. Ishida, Y. Ryu, X. Zhang, P.-H. Chen, K. Watanabe, M. Takamiya, and T. Sakurai, "0.5-V Input Digital LDO with 98.7% Current Efficiency and 2.7- μ A Quiescent Current in 65nm CMOS," IEEE Custom Integrated Circuits Conference (CICC), San Jose, USA, pp. 323-326, Sep. 2010.
- [82] P.-H. Chen, K. Ishida, X. Zhang, Y. Okuma, Y. Ryu, M. Takamiya, and T. Sakurai, "0.18-V Input Charge Pump with Forward Body Biasing in Startup Circuit using 65nm CMOS," IEEE Custom Integrated Circuits Conference (CICC), San Jose, USA, pp. 239-242, Sep. 2010.
- [83] T. Hatanaka, K. Ishida, T. Yasufuku, S. Miyamoto, H. Nakai, M. Takamiya, T. Sakurai and K. Takeuchi, "A 60% Higher Write Speed, 4.2Gbps, 24-Channel 3D-Solid State Drive (SSD) with NAND Flash Channel Number Detector and Intelligent Program-Voltage Booster," IEEE Symposium on VLSI Circuits, Hawaii, pp. 233-234, June 2010.
- [84] H. Ishizaki, T. Araki, S. Takahashi, J. Ryu, S. Uchida, N. Yoshida, M. Takamiya and M. Mizuno, "FDM-based Wireless Source Synchronous 15-Mbps TRx with PLL-less Receiver and 1-mm On-chip Integrated Antenna for 1.25-cm Touch-and-Proceed Communication," IEEE Symposium on VLSI Circuits, Hawaii, pp. 73-74, June 2010.
- [85] L. Liu, T. Sakurai, and M. Takamiya, "A Charge-Domain Auto- and Cross-Correlation Based IR-UWB Receiver with Power- and Area-efficient PLL for 62.5ps Step Data Synchronization in 65nm CMOS," IEEE Symposium on VLSI Circuits, Hawaii, pp. 27-28, June 2010.
- [86] M. Daito, Y. Nakata, S. Sasaki, H. Gomyo, H. Kusamitsu, Y. Komoto, K. Iizuka, K. Ikeuchi, G. Kim, M. Takamiya, and T. Sakurai, "Capacitively Coupled Non-Contact Probing Circuits for Membrane-Based Wafer-Level Simultaneous Testing," IEEE International Solid-State Circuits Conference (ISSCC), San Francisco, USA, pp. 144-145, Feb. 2010.
- [87] K. Ishida, N. Masunaga, R. Takahashi, T. Sekitani, S. Shino, U. Zschieschang, H. Klauk, M. Takamiya, T. Someya, and T. Sakurai, "User Customizable Logic Paper (UCLP) with Organic Sea-of Transmission-Gates (SOTG) Architecture and Ink-Jet Printed Interconnects," IEEE International Solid-State Circuits Conference (ISSCC), San Francisco, USA, pp. 138-139, Feb. 2010.
- [88] T. Someya, T. Sekitani, M. Takamiya, T. Sakurai, U. Zschieschang, and H. Klauk, "Printed Organic Transistors: Toward Ambient Electronics," IEEE International Electron Devices Meeting (IEDM), Baltimore, USA, pp. 9-14, Dec. 2009. (Plenary talk)
- [89] G.-S. Kim, M. Takamiya, and T. Sakurai, "A Capacitive Coupling Interface with High Sensitivity for Wireless Wafer Testing," IEEE International 3D System Integration Conference (3DIC), San Francisco, USA, Sep. 2009.

- [90] T. Yasufuku, K. Ishida, S. Miyamoto, H. Nakai, M. Takamiya, T. Sakurai, and K. Takeuchi, "Effect of Resistance of TSV's on Performance of Boost Converter for Low Power 3D SSD with NAND Flash Memories," IEEE International 3D System Integration Conference (3DIC), San Francisco, USA, Sep. 2009.
- [91] K. Ikeuchi, K. Sakaida, K. Ishida, T. Sakurai, and M. Takamiya, "Switched Resonant Clocking (SRC) Scheme Enabling Dynamic Frequency Scaling and Low-Speed Test," IEEE Custom Integrated Circuits Conference (CICC), San Jose, USA, pp. 33-36, Sep. 2009.
- [92] T. Yasufuku, K. Ishida, S. Miyamoto, H. Nakai, M. Takamiya, T. Sakurai, and K. Takeuchi, "Inductor Design of 20-V Boost Converter for Low Power 3D Solid State Drive with NAND Flash Memories," International Symposium on Low Power Electronics and Design (ISLPED), San Francisco, USA, pp. 87-91, Aug. 2009.
- [93] N. Masunaga, K. Ishida, Z. Zhou, T. Yasufuku, T. Sekitani, M. Takamiya, T. Someya, and T. Sakurai, "A Flexible EMI Measurement Sheet to Measure Electric and Magnetic Fields Separately with Distributed Antennas and LSI's," IEEE International Symposium on Electromagnetic Compatibility, Austin, USA, pp. 156-160, Aug. 2009.
- [94] L. Liu, T. Sakurai, and M. Takamiya, "A 1.28mW 100Mb/s Impulse UWB Receiver with Charge-Domain Correlator and Embedded Sliding Scheme for Data Synchronization," IEEE Symposium on VLSI Circuits, Kyoto, pp. 146-147, June 2009.
- [95] K. Ishida, N. Masunaga, Z. Zhou, T. Yasufuku, T. Sekitani, U. Zschieschang, H. Klauk, M. Takamiya, T. Someya, and T. Sakurai, "A Stretchable EMI Measurement Sheet with 8×8 Coil Array, 2V Organic CMOS Decoder, and -70dBm EMI Detection Circuits in 0.18um CMOS," IEEE International Solid-State Circuits Conference (ISSCC), San Francisco, USA, pp. 472-473, Feb. 2009.
- [96] K. Ishida, T. Yasufuku, S. Miyamoto, H. Nakai, M. Takamiya, T. Sakurai, and K. Takeuchi, "A 1.8V 30nJ Adaptive Program-Voltage (20V) Generator for 3D-Integrated NAND Flash SSD," IEEE International Solid-State Circuits Conference (ISSCC), San Francisco, USA, pp. 238-239, Feb. 2009.
- [97] L. Liu, Y. Miyamoto, Z. Zhou, K. Sakaida, J. Ryu, K. Ishida, M. Takamiya, and T. Sakurai, "A 100Mbps, 0.19mW Asynchronous Threshold Detector with DC Power-Free Pulse Discrimination for Impulse UWB Receiver," Asia-South Pacific Design Automation Conference (ASP-DAC), Yokohama, Japan, pp. 97-98, Jan. 2009.
- [98] Y. Kato, T. Sekitani, Y. Noguchi, M. Takamiya, T. Sakurai, and T. Someya, "A Large-Area, Flexible, Ultrasonic Imaging System with a Printed Organic Transistor Active Matrix," IEEE International Electron Devices Meeting (IEDM), San Francisco, USA, pp. 97-100, Dec. 2008.
- [99] K. Ikeuchi, K. Inagaki, H. Kusamitsu, T. Ito, M. Takamiya and T. Sakurai, "500Mbps, 670μW/pin Capacitively Coupled Receiver with Self Reset Scheme for Wireless Connectors," IEEE Asian Solid-State Circuits Conference (A-SSCC), Fukuoka, Japan, pp. 93-96, Nov. 2008.
- [100] Y. Nakamura, D. Levacq, L. Xiao, T. Minakawa, T. Niiyama, M. Takamiya, and T. Sakurai, "1/5 Power Reduction by Global Optimization Based on Fine-Grained Body Biasing," IEEE Custom Integrated Circuits Conference (CICC), San Jose, USA, pp. 547-550, Sep. 2008.
- [101] T. Niiyama, K. Ishida, M. Takamiya, and T. Sakurai, "Expected Vectorless Teacher-Student Swap (TSS) Test Method with Dual Power Supply Voltages for 0.3V Homogeneous Multi-core LSI's," IEEE Custom Integrated Circuits Conference (CICC), San Jose, USA, pp. 137-140, Sep. 2008.
- [102] S. Choi, K. Ikeuchi, H. Kim, K. Inagaki, M. Murakata, N. Nishiguchi, M. Takamiya, and T. Sakurai, "Experimental Assessment of Logic Circuit Performance Variability with Regular Fabrics at 90nm Technology Node," 34th European Solid-State Circuits Conference (ESSCIRC), Edinburgh, UK, pp. 50-53, Sep. 2008.
- [103] T. Niiyama, P. Zhe, K. Ishida, M. Murakata, M. Takamiya, and T. Sakurai, "Increasing Minimum Operating Voltage (VDDmin) with Number of CMOS Logic Gates and Experimental

- Verification with up to 1Mega-Stage Ring Oscillators," International Symposium on Low Power Electronics and Design (ISLPED), Bangalore, India, pp. 117-122, Aug. 2008.
- [104] L. Liu, Y. Miyamoto, Z. Zhou, K. Sakaida, J. Ryu, K. Ishida, M. Takamiya, and T. Sakurai, "A 100Mbps, 0.41mW, DC-960MHz Band Impulse UWB Transceiver in 90nm CMOS," IEEE Symposium on VLSI Circuits, Honolulu, Hawaii, USA, pp. 118-119, June 2008.
- [105] M. Takamiya, K. Onizuka, and T. Sakurai, "3D-Structured On-Chip Buck Converter for Distributed Power Supply System in SiPs," IEEE International Conference on IC Design and Technology (ICICDT), Grenoble, France, pp. 33-36, June 2008. (Invited)
- [106] S. Sakai, M. Takahashi, K. Takeuchi, Q.-H. Li, T.i Horiuchi, S. Wang, K.-Y. Yun, M. Takamiya, and T. Sakurai, "Highly Scalable Fe(Ferroelectric)-NAND Cell with MFIS(Metal-Ferroelectric-Insulator-Semiconductor) Structure for Sub-10nm Tera-Bit Capacity NAND Flash Memories," IEEE Nonvolatile Semiconductor Memory Workshop (NVSMW), Opio, France, pp. 103-104, May 2008.
- [107] L. Liu, M. Takamiya, T. Sekitani, Y. Noguchi, S. Nakano, K. Zaitzu, T. Kuroda, T. Someya, and T. Sakurai, "3D Integration of LSI, Plastic MEMS Switches and Organic Transistors for Printable Communication Sheet," International 3D System Integration Conference (3D-SIC), Tokyo, Japan pp. 385-394, May 2008.
- [108] K. Onizuka, M. Takamiya, and T. Sakurai, "A Design Methodology of Chip-to-Chip Wireless Power Transmission System," International 3D System Integration Conference (3D-SIC), Tokyo, Japan pp. 97-103, May 2008.
- [109] T. Niiyama, P. Zhe, K. Ishida, M. Murakata, M. Takamiya, and T. Sakurai, "Dependence of Minimum Operating Voltage (VDDmin) on Block Size of 90-nm CMOS Ring Oscillators and Its Implications in Low Power DFM," IEEE International Symposium on Quality Electronic Design (ISQED), San Jose, USA, pp. 133-136, March 2008.
- [110] L. Liu, M. Takamiya, T. Sekitani, Y. Noguchi, S. Nakano, K. Zaitzu, T. Kuroda, T. Someya, and T. Sakurai, "A 107pJ/b 100kb/s 0.18um Capacitive-Coupling Transceiver for Printable Communication Sheet," IEEE International Solid-State Circuits Conference (ISSCC), San Francisco, USA, pp. 292-293, Feb. 2008.
- [111] T. Sekitani, Y. Noguchi, S. Nakano, K. Zaitzu, Y. Kato, M. Takamiya, T. Sakurai, and T. Someya, "Communication Sheets Using Printed Organic Nonvolatile Memories," IEEE International Electron Devices Meeting (IEDM), Washington DC, USA, pp. 221 - 224, Dec. 2007.
- [112] M. Takamiya, T. Sekitani, Y. Miyamoto, Y. Noguchi, H. Kawaguchi, T. Someya, and T. Sakurai, "Wireless Power Transmission Sheet with Organic FETs and Plastic MEMS Switches," International Display Workshop (IDW) , Sapporo, Japan, pp. 95-98, Dec. 2007. (Invited)
- [113] D. Levacq, M. Takamiya and T. Sakurai, "Backgate Bias Accelerator for 10ns-order Sleep-to-Active Modes Transition Time," IEEE Asian Solid-State Circuits Conference (A-SSCC), Jeju, Korea, pp. 296-299, Nov. 2007.
- [114] D. Levacq, T. Minakawa, M. Takamiya, and T. Sakurai, "A Wide Range Spatial Frequency Analysis of Intra-Die Variations with 4-mm 4000 x 1 Transistor Arrays in 90nm CMOS," IEEE Custom Integrated Circuits Conference (CICC), San Jose, USA, pp. 257-560, Sep. 2007.
- [115] D. Levacq, M. Yazid, H. Kawaguchi, M. Takamiya, and T. Sakurai, "Half VDD Clock-Swing Flip-Flop with Reduced Contention for up to 60% Power Saving in Clock Distribution," 33rd European Solid-State Circuits Conference (ESSCIRC), Munich, Germany, pp. 190-193, Sep. 2007.
- [116] Y. Nakamura, M. Takamiya, and T. Sakurai, "An On-Chip Noise Canceller with High Voltage Supply Lines for Nanosecond-Range Power Supply Noise," IEEE Symposium on VLSI Circuits, Kyoto, pp. 124-125, June 2007.

- [117] M. Takamiya, T. Sekitani, Y. Miyamoto, Y. Noguchi, H. Kawaguchi, T. Someya, and T. Sakurai, "Design for Mixed Circuits of Organic FETs and Plastic MEMS Switches for Wireless Power Transmission Sheet," IEEE International Conference on IC Design and Technology (ICICDT), Austin, USA, pp. 168-171, May 2007. (Invited)
- [118] K. Onizuka, M. Takamiya, H. Kawaguchi, and T. Sakurai, "A Design Methodology of Chip-to-Chip Wireless Power Transmission System," IEEE International Conference on IC Design and Technology (ICICDT), Austin, USA, pp. 143-146, May 2007. (Invited)
- [119] T. Someya, T. Sekitani, Y. Noguchi, S. Nakano, S. Takatani, M. Takamiya and T. Sakurai, "Printed Organic Transistors for Large-area Sensors and Actuators," Material Research Society (MRS) Spring Meeting. Symposium, O10.6, San Francisco, USA, April 2007.
- [120] S. Nakano, T. Sekitani, S. Takatani, M. Takamiya, T. Sakurai and T. Someya, "Printed Plastic Switch Array for the Application to High Power Electronics," Material Research Society (MRS) Spring Meeting. Symposium, N8.9, San Francisco, USA, April 2007.
- [121] M. Takamiya, T. Sekitani, Y. Miyamoto, Y. Noguchi, H. Kawaguchi, T. Someya, and T. Sakurai, "Design Solutions for Multi-Object Wireless Power Transmission Sheet Based on Plastic Switches," IEEE International Solid-State Circuits Conference (ISSCC), San Francisco, USA, pp. 362-363, Feb. 2007.
- [122] T. Sekitani, M. Takamiya, Y. Noguchi, S. Nakano, Y. Kato, K. Hizu, H. Kawaguchi, T. Sakurai, and T. Someya, "A Large-Area Flexible Wireless Power Transmission Sheet Using Printed Plastic MEMS Switches and Organic Field-Effect Transistors ," IEEE International Electron Devices Meeting (IEDM), San Francisco, USA, pp. 287 - 290, Dec. 2006.
- [123] M. Takamiya, T. Sekitani, Y. Kato, H. Kawaguchi, T. Someya, and T. Sakurai, "Flexible Braille Sheet Display with Organic FETs and Plastic Actuators," International Display Workshop (IDW), Otsu, Japan, pp. 261-264, Dec. 2006. (Invited)
- [124] K. Onizuka, H. Kawaguchi, M. Takamiya and T. Sakurai, "Stacked-chip Implementation of On-chip Buck Converter for Power-Aware Distributed Power Supply Systems," IEEE Asian Solid-State Circuits Conference (A-SSCC), Hangzhou, China, pp. 127-130, Nov. 2006.
- [125] M. Takamiya, "Large Area Electronics with Organic FETs," Japan-America Frontiers of Engineering Symposium, Tsukuba, Japan, Nov. 2006. (Invited)
- [126] K. Onizuka, H. Kawaguchi, M. Takamiya, T. Kuroda and T. Sakurai, "Chip-to-Chip Inductive Wireless Power Transmission System for SiP Applications," IEEE Custom Integrated Circuits Conference (CICC), San Jose, USA, pp. 575-578, Sep. 2006.
- [127] A. Tamtrakarn, H. Ishikuro, K. Ishida, M. Takamiya, and T. Sakurai, " A 1-V 299 μ W Flashing UWB Transceiver Based on Double Thresholding Scheme," IEEE Symposium on VLSI Circuits, Honolulu, Hawaii, USA, pp. 250-251, June 2006.
- [128] K. Inagaki, D. Antono, M. Takamiya, S. Kumashiro, and T. Sakurai, "A 1-ps Resolution On-chip Sampling Oscilloscope with 64:1 Tunable Sampling Range Based on Ramp Waveform Division Scheme," IEEE Symposium on VLSI Circuits, Honolulu, Hawaii, USA, pp. 76-77, June 2006.
- [129] M. Takamiya, T. Sekitani, Y. Kato, H. Kawaguchi, T. Someya, and T. Sakurai, "Low Power and Flexible Braille Sheet Display with Organic FET's and Plastic Actuators," IEEE International Conference on IC Design and Technology (ICICDT), Padova, Italy, pp. 219-222, May 2006. (Invited)
- [130] K. Hizu, T. Sekitani, Y. Shimada, J. Otsuki, M. Takamiya, T. Sakurai, and T. Someya, " Low Voltage Operation Of Organic CMOS Inverter Circuit With Double-Gate Structure," Material Research Society (MRS) Spring Meeting. Symposium, M10.59, San Francisco, USA, April 2006.
- [131] M. Takamiya, T. Sekitani, Y. Kato, H. Kawaguchi, T. Someya, and T. Sakurai, "An Organic FET SRAM for Braille Sheet Display with Back Gate to Increase Static Noise Margin," IEEE

- International Solid-State Circuits Conference (ISSCC), San Francisco, USA, pp. 276-277, Feb. 2006.
- [132] Y. Kato, S. Iba, T. Sekitani, Y. Noguchi, K. Hizu, X. Wang, K. Takenoshita, Y. Takamatsu, S. Nakano, K. Fukuda, K. Nakamura, T. Yamaue, M. Doi, K. Asaka, H. Kawaguchi, M. Takamiya, T. Sakurai, and T. Someya, "A Flexible, Lightweight Braille Sheet Display with Plastic Actuators Driven by An Organic Field-Effect Transistor Active Matrix," IEEE International Electron Devices Meeting (IEDM), Washington DC, USA, pp. 105 - 108, Dec. 2005.
- [133] K. Yamaguchi, K. Sunaga, S. Kaeriyama, T. Nedachi, M. Takamiya, K. Nose, Y. Nakagawa, M. Sugawara, and M. Fukaiishi, "12Gb/s Duobinary Signaling with x2 Oversampled Edge Equalization," IEEE International Solid-State Circuits Conference (ISSCC), San Francisco, USA, pp. 70 - 71, Feb. 2005.
- [134] M. Takamiya and M. Mizuno, "A Sampling Oscilloscope Macro toward Feedback Physical Design Methodology," IEEE Symposium on VLSI Circuits, Honolulu, Hawaii, USA, pp. 240 - 243, June. 2004.
- [135] M. Takamiya, H. Inohara, and M. Mizuno, "On-Chip Jitter-Spectrum-Analyzer for High-Speed Digital Designs," IEEE International Solid-State Circuits Conference (ISSCC), San Francisco, USA, pp. 423 - 426, Feb. 2004.
- [136] M. Takamiya "Challenges to Dependable VLSIs", 44th Meeting of IFIP (International Federation for Information Processing), Working Group 10.4 on Dependable Computing and Fault Tolerance, Workshop on Hardware Design and Dependability, Monterey, CA, USA, pp. 181 - 198, June 2003.
- [137] K. Kikuchi, M. Takamiya, Y. Kudo, K. Soejima, H. Honda, M. Mizuno, and S. Yamamichi, "A Package-process-oriented Multilevel 5-mm-thick Cu Wiring Technology with Pulse Periodic Reverse Electroplating and Photosensitive Resin," IEEE International Interconnect Technology Conference (IITC), San Francisco, USA, pp. 189 - 191, June. 2003.
- [138] M. Takamiya, T. Fukumoto, and M. Mizuno, "A 6.7-fF/ μm^2 Bias-Independent Gate Capacitor (BIGCAP) with Standard CMOS Process and its Application to the Loop Filter of a Differential PLL", 28th European Solid-State Circuits Conference (ESSCIRC), Florence, Italy, pp. 139 - 142, Sep. 2002.
- [139] M. Takamiya, M. Mizuno, and K. Nakamura, "An On-Chip 100GHz-Sampling Rate 8-channel Sampling Oscilloscope with Embedded Sampling Clock Generator," IEEE International Solid-State Circuits Conference (ISSCC), San Francisco, USA, pp. 182-183, Feb. 2002.
- [140] T. Hiramoto, M. Takamiya, H. Koura, T. Inukai, H. Gomyo, H. Kawaguchi, and T. Sakurai (Invited), "Optimum Device Parameters and Scalability of Variable Threshold CMOS (VTCMOS)", 2000 International Conference on Solid State Devices and Materials (SSDM), Sendai, Japan, pp. 372 - 373, August, 2000.
- [141] Y. Yasuda, M. Takamiya, and T. Hiramoto, "Threshold Voltage Fluctuations Induced by Statistical "Position" and "Number" Impurity Fluctuations in Bulk MOSFETs", 2000 Silicon Nanoelectronics Workshop, Hilton Hawaiian Village, Hawaii, USA, pp. 40 - 41, June, 2000.
- [142] T. Inukai, M. Takamiya, K. Nose, H. Kawaguchi, T. Hiramoto, T. Sakurai, "Boosted Gate MOS (BGMOS): Device/Circuit Cooperation Scheme to Achieve Leakage-Free Giga-Scale Integration", Custom Integrated Circuits Conference (CICC), Florida, USA, pp. 409 - 412, May, 2000.
- [143] H. Koura, M. Takamiya, and T. Hiramoto, "Optimum Conditions of Body Effect Factor and Substrate Bias in Variable Threshold Voltage MOSFETs", 1999 International Conference on Solid State Devices and Materials (SSDM'99), Nihon Toshi Center Kaikan, Tokyo, Japan, pp. 446 - 447, September, 1999.

- [144] Y. Yasuda, M. Takamiya, and T. Hiramoto, "Effects of Impurity Position Distribution on Threshold Voltage Fluctuations in Scaled MOSFETs", 1999 Silicon Nanoelectronics Workshop, Rihga Royal Hotel Kyoto, Kyoto, Japan, pp. 86 - 87, June, 1999.
- [145] T. Hiramoto, Y. Yasuda, M. Takamiya, "Threshold Voltage Fluctuations Induced by Statistical Position Distribution of Dopant Atoms in Scaled MOSFETs", International Symposium on Future of Intellectual Integrated Electronics (ISFIE), Sendai International Center, Miyagi, Japan, pp. 131 - 135, March, 1999.
- [146] M. Takamiya and T. Hiramoto, "High Performance Electrically Induced Body Dynamic Threshold SOI MOSFET (EIB-DTMOS) with Large Body Effect and Low Threshold Voltage", IEEE International Electron Devices Meeting (IEDM), San Francisco, USA, pp. 423 - 426, Dec. 1998.
- [147] T. N. Duyet, H. Ishikuro, M. Takamiya, T. Saraya, and T. Hiramoto, "Effects of Body Reverse Pulse Bias on Geometric Component of Charge Pumping Current in FD SOI MOSFETs", 1998 IEEE International SOI Conference, Stuart, Florida, USA, pp. 79 - 80, October, 1998.
- [148] T. N. Duyet, H. Ishikuro, Y. Shi, T. Saraya, M. Takamiya, and T. Hiramoto, "Measurement of Energetic and Lateral Distribution of Interface State Density in FD SOI MOSFETs", 1998 International Conference on Solid State Devices and Materials (SSDM'98), International Conference Center Hiroshima, Hiroshima, Japan, pp. 322 - 323, September, 1998.
- [149] M. Takamiya, T. Saraya, T. N. Duyet, Y. Yasuda, and T. Hiramoto, "High Performance Accumulated Back-Interface Dynamic Threshold SOI MOSFET's (AB-DTMOS) with Large Body Effect at Low Supply Voltage", International Conference on Solid State Devices and Materials (SSDM), International Conference Center Hiroshima, Hiroshima, Japan, pp. 312 - 313, Sep. 1998.
- [150] Y. Yasuda, M. Takamiya, and T. Hiramoto, "Scaling of Delta-Doped Channel MOSFET with Suppressed Statistical V_{th} Fluctuations", 1998 International Workshop on Advanced LSIs ---Scaled Device/Process and High Performance Circuits ---, Hokkaido University, Sapporo, pp. 13 - 18, July, 1998.
- [151] M. Takamiya, Y. Yasuda, and T. Hiramoto, "Deep Sub-0.1 μ m Fully Depleted SOI MOSFET's with Ultra-Thin Silicon Film and Thick Buried Oxide for Low-Power Applications," Proceedings of International Semiconductor Device Research Symposium, Charlottesville, Virginia, USA, pp. 215 - 218, Dec., 1997.
- [152] T. Mukaiyama, K. Saito, H. Ishikuro, M. Takamiya, T. Saraya, and T. Hiramoto, "Fabrication of Gate-All Around MOSFET by Silicon Anisotropic Etching Technique", International Workshop on Nano-Physics and Electronics (NPE'97), Institute of Industrial Science, University of Tokyo, Tokyo, Japan, pp. 45 - 46, September, 1997
- [153] T. Saraya, M. Takamiya, T. N. Duyet, and T. Hiramoto, "New Measurement Technique of Sub-Bandgap Impact Ionization Current by Transient Characteristics of Partially Depleted SOI MOSFETs", 1997 International Conference on Solid State Devices and Materials (SSDM'97), Act City Hamamatsu, Hamamatsu, Japan, pp. 554 - 555, September, 1997.
- [154] T. Saraya, M. Takamiya, T. N. Duyet, T. Tanaka, H. Ishikuro, T. Hiramoto, and T. Ikoma, "Floating Body Effects in 0.15 μ m Partially Depleted SOI MOSFETs below 1 V", 1996 IEEE International SOI Conference, Fort Myers, Florida, USA, pp. 70 - 71, October, 1996.

4. 国内大会

- [1] 蔡 定勳, イスラム エイケイエム マーフズル, 桜井貴康, 高宮 真, "人工ニューラルネットワークエンジンにおける画像認識率と消費エネルギーのトレードオフの定量化," 電子情報通信学会総合大会, C-12-31, 福岡, 2016年3月.

- [2] 山内善高, 桜井貴康, 高宮 真, "電流不連続モード Single-Inductor Dual-Output DC-DC コンバータにおけるヒステリシス制御による高速応答化の実証," 電子情報通信学会総合大会, C-12-28, 福岡, 2016年3月.
- [3] パック ジフン, 高宮 真, 桜井貴康, "IoT 端末に対する物理的盗聴感知に向けた端子容量の微小変化の検出回路の研究," 電子情報通信学会総合大会, C-12-12, 福岡, 2016年3月.
- [4] 本田雅宣, 太田英敏, 高宮 真, "電気刺激で管腔臓器開口部を開閉制御する手術不要の体内留置型カプセル," 電子情報通信学会総合大会, BI-10-7, 福岡, 2016年3月.
- [5] 本田雅宣, 桜井貴康, 高宮 真, "容量性結合を用いた電源コードエネルギーハーベスティングの提案と実証," 電子情報通信学会, 信学技報, ICD2015-64, pp. 7-11, 京都, 2015年12月.
- [6] 本田雅宣, 桜井貴康, 高宮 真, "電源コード外皮からの容量性結合エネルギーハーベスティングの提案と実証," 電子情報通信学会ソサイエティ大会, B-21-11, 仙台, 2015年9月.
- [7] 濱松昌宗, 更田裕司, 横田知之, 雪田和歌子, 染谷晃基, 関谷 毅, 高宮 真, 染谷隆夫, 桜井貴康, "室内光で発電し音で発熱を知らせる腕章型発熱アラームの提案と有機回路による実証," 電子情報通信学会, LSI とシステムのワークショップ, ポスターセッション 学生部門, PS-8, 北九州, 2015年5月. (IEEE SSCS Kansai Chapter Academic Research Award を受賞)
- [8] 濱松昌宗, 井口俊太, 桜井貴康, 高宮 真, "同期型コンパレータのエラーレート低減に向けた一考察," 電子情報通信学会総合大会, C-12-36, 草津, 2015年3月.
- [9] 山内善高, 更田裕司, 桜井貴康, 高宮 真, "電流不連続モード降圧型 DC-DC コンバータにおける Single-Inductor Single-Output と Single-Inductor Dual-Output の効率の比較," 電子情報通信学会総合大会, C-12-18, 草津, 2015年3月.
- [10] 羅 丹, 更田裕司, 松永賢一, 森村浩季, 桜井貴康, 高宮 真, "RF エネルギーハーベスティング回路の高感度化設計指針," 電子情報通信学会総合大会, C-12-17, 草津, 2015年3月.
- [11] 李 承俊, 更田裕司, 片上 朗, 榎山陽一, 高宮 真, 桜井貴康, "ボディ電圧制御のアクセストランジスタを用いた極低電圧 SRAM の検討," 電子情報通信学会ソサイエティ大会, C-12-35, 徳島, 2014年9月.
- [12] 染谷晃基, 更田裕司, 岡本 淳, 榎山陽一, 高宮 真, 桜井貴康, "極低電圧回路向けレベルシフトのための帰還形信号電圧ダブル," 電子情報通信学会ソサイエティ大会, C-12-7, 徳島, 2014年9月.
- [13] 更田裕司, 吉岡和顕, 横田知之, 雪田和歌子, 小泉真里, 関野正樹, 関谷 毅, 高宮 真, 染谷隆夫, 桜井貴康, "有機エレクトロニクスの研究動向と最新事例: 有機トランジスタを集積化したワイヤレス尿漏れ検出センサシート," 電子情報通信学会, 信学技報, ICD2014-52, pp. 115-120, 札幌, 2014年8月. (Invited)
- [14] 井口俊太, 更田裕司, 桜井貴康, 高宮 真, "チャープ変調励振信号と負性抵抗ブースタによる 39MHz 水晶発振回路の起動時間の高速化," 電子情報通信学会, 信学技報, ICD2014-28, pp. 81-86, 出雲, 2014年7月. (電子情報通信学会 集積回路研究専門委員会研究会 優秀若手講演賞を受賞)
- [15] 更田裕司, 高宮 真, 桜井貴康, "多値アンチ・ヒューズの実現に向けたゲート酸化膜の破壊位置制御手法の提案と実証," 電子情報通信学会総合大会, C-12-49, 新潟, 2014年3月.
- [16] 吉岡和顕, 更田裕司, 福田浩一, 森 貴洋, 太田裕之, 高宮 真, 桜井貴康, "トンネル FET を用いた SRAM におけるマージン改善手法の提案," 電子情報通信学会ソサイエティ大会, C-12-37, 福岡, 2013年9月.
- [17] 柳原裕貴, 更田裕司, 高宮 真, 桜井貴康, "オンチップ CMOS バック・コンバータの電流不連続モードでの効率最適化," 電子情報通信学会ソサイエティ大会, C-12-1, 福岡, 2013年9月.
- [18] 篠塚康大, 更田裕司, 石田光一, 高宮 真, 佐藤敏郎, 桜井貴康, "インターポーザ上インダクタの高透磁率材導入によるオンチップ Buck コンバータ回路の高効率化の検討," 電気学会 基礎・材料・共通部門大会, 12-A-p-6, 横浜, 2013年9月.
- [19] 更田裕司, 吉岡和顕, 篠塚康大, 石田光一, 横田知之, 松久直司, 井上雄介, 関野正樹, 関谷 毅, 高宮 真, 染谷隆夫, 桜井貴康, "2V 有機トランジスタを集積化した義手の制御向け 1 μ m 厚の表面筋電位測定シート," 電子情報通信学会, 信学技報, ICD2013-46, pp. 135-140, 函館, 2013年7月.

- [20] 更田裕司, 野村昌弘, 高宮 真, 桜井貴康, “共振周波数と独立にクロック周波数を設定可能な間欠型共振クロック分配技術,” 電子情報通信学会, 信学技報, ICD2013-26, pp. 13-18, 函館, 2013年7月.
- [21] 井口俊太, 齋藤 晶, 鄭 雲飛, 渡辺和紀, 桜井貴康, 高宮 真, “自動パワーゲーティングと多段インバータを用いた 0.7V、9.2uW、39MHz 水晶発振回路,” 電子情報通信学会, 信学技報, ICD2013-24, pp. 1-6, 函館, 2013年7月.
- [22] 韓 知躬, 林 睨根, 井口俊太, 更田裕司, 石田光一, 桜井貴康, 高宮 真, “磁気共鳴型無線電力伝送における S21 のコイル間距離依存の容量変化による改善,” 電子情報通信学会総合大会, BCS-1-6, 岐阜, 2013年3月.
- [23] 高宮 真, “80mV 入力昇圧回路と大面積・フレキシブルな振動エネルギーハーベスタ,” 電子情報通信学会総合大会, AT-1-6, 岐阜, 2013年3月.
- [24] 高宮 真, 齋藤 晶, 井口俊太, 本田健太郎, 鄭 雲飛, 渡辺和紀, 桜井貴康, “センサネット向けサブ 50uW, 0.5V 動作 315MHz 帯トランシーバ回路,” 電子情報通信学会, 信学技報, MW2012-177, pp. 97-102, 広島, 2013年3月. (Invited)
- [25] 高宮 真, 石田光一, 張 信, 陳 柏宏, 大熊康介, 安 ミンヨン, 劉 良勝, 渡辺和紀, 桜井貴康, “uWクラスの LSI 向け 80mV~0.5V の低電圧入力電源回路,” 電子情報通信学会, 集積回路研究専門委員会, 第32回シリコンアナログ RF 研究会, 講演番号 16, 東京, 2013年3月. (Invited)
- [26] 篠塚康大, 更田裕司, 石田光一, 高宮 真, 藤井朋治, 清水 浩, 小林和貴, 佐藤敏郎, 桜井貴康, “インターポーザ上インダクタの高透磁率材導入によるオンチップ Buck コンバータ回路の高効率化の検討,” 電気学会, マグネティックス研究会, 電気学会研究会資料, MAG-12-173, pp. 25-29, 大阪, 2012年12月
- [27] 井口俊太, 齋藤 晶, 渡辺和紀, 桜井貴康, 高宮 真, “デュアル電源電圧方式による 315MHz 帯無線送信回路の高効率化,” 電子情報通信学会, 信学技報, ICD2012-119, pp. 121-126, 東京, 2012年12月.
- [28] 篠塚康大, 石田光一, 更田裕司, 高宮 真, 桜井貴康, “インターポーザ上インダクタを用いた Buck コンバータにおけるフェライトによる高効率化,” 電子情報通信学会ソサイエティ大会, C-12-40, 富山, 2012年9月.
- [29] 安 ミンヨン, 張 信, 陳 柏宏, 劉 良勝, 石田光一, 大熊康介, 桜井貴康, 高宮 真, “局所ゲート昇圧による入力電圧 0.6V のバックコンバータの効率向上,” 電子情報通信学会ソサイエティ大会, C-12-28, 富山, 2012年9月.
- [30] 井口俊太, 齋藤 晶, 本田健太郎, 鄭 雲飛, 渡辺和紀, 桜井貴康, 高宮 真, “38uW 間欠サンプリング受信回路と 52uW F 級送信回路を備えたオール 0.5V 動作 1Mbps, 315MHz 帯無線トランシーバ,” 電子情報通信学会, 信学技報, ICD2012-55, pp. 133-138, 札幌, 2012年8月.
- [31] X. Zhang, P. -H. Chen, Y. Ryu, K. Ishida, Y. Okuma, K. Watanabe, T. Sakurai, and M. Takamiya, “0.45-V Input Higher Than 90% Efficiency Buck Converter with On-Chip Gate Boost,” 電子情報通信学会, 信学技報, ICD2012-51, pp. 111-114, 札幌, 2012年8月.
- [32] 石田光一, 黄 琮靖, 本田健太郎, 篠塚康大, 更田裕司, 横田知之, ツィーシャング ウテ, クラークハーゲン, グレゴリー トルティシエ, 関谷 毅, 高宮 真, 年吉 洋, 染谷隆夫, 桜井貴康, “圧電フィルムによるエネルギーハーベスティングと 2V 有機トランジスタ回路を搭載した靴の中敷き型万歩計,” 電子情報通信学会, 信学技報, ICD2012-49, pp. 99-104, 札幌, 2012年8月. (Invited)
- [33] 延 平宇, 井口俊太, 陳 柏宏, 石田光一, 桜井貴康, 高宮 真, “受信電力 40mW の磁気共鳴型無線電力送受信 LSI の設計と評価,” 電子情報通信学会総合大会, C-12-68, 岡山, 2012年3月.
- [34] 井口俊太, 齋藤 晶, 渡辺和紀, 桜井貴康, 高宮 真, “315MHz 低出力 F 級パワーアンプにおけるデュアル電源電圧による高効率化,” 電子情報通信学会総合大会, C-12-65, 岡山, 2012年3月.
- [35] 鄭 雲飛, 齋藤 晶, 渡辺和紀, 高宮 真, “0.55V 水晶発振回路における CMOS インバータの多段化による 40%の低電力化,” 電子情報通信学会総合大会, C-12-64, 岡山, 2012年3月.
- [36] 劉 良勝, 大熊康介, 石田光一, 張 信, 陳 柏宏, 渡辺和紀, 高宮 真, 桜井貴康, “0.5V 入力、効率 96%のゲートブースト方式チャージポンプ回路の実証,” 電気学会, 電子回路研究会, 電気学会研究会資料, ECT-11-69, pp. 11-14, 長崎, 2011年10月.

- [37] 安福 正, 飯田 智, 更田裕司, 平入孝二, 野村昌弘, 高宮 真, 桜井貴康, "CMOS 論理ゲートの最低可動電圧(VDDmin)の決定要因の分析," 電子情報通信学会ソサイエティ大会, C-12-17, 札幌, 2011年9月.
- [38] 延 平宇, 陳 柏宏, 石田光一, 島本潤吉, 桜井貴康, 高宮 真, "磁気共鳴型無線電力伝送向け電力送受信回路の設計と実測," 電子情報通信学会ソサイエティ大会, B-1-11, 札幌, 2011年9月.
- [39] 林 颯根, 石田光一, 島本潤吉, 桜井貴康, 高宮 真, "磁気共鳴型無線電力伝送における位置ずれにロバストな送信コイルアレイと2倍径受信コイルの提案と実証," 電子情報通信学会ソサイエティ大会, B-1-10, 札幌, 2011年9月.
- [40] 更田裕司, 平入孝二, 安福 正, 高宮 真, 野村 昌弘, 篠原尋史, 桜井貴康, "低電圧動作可能なコンテンションレス・フリップフロップと2種の電源電圧による整数演算回路のエネルギー効率向上の実証," 電子情報通信学会, 信学技報, ICD2011-63, pp. 127-132, 富山, 2011年8月.
- [41] 本田健太郎, 池内克之, 野村昌弘, 高宮 真, 桜井貴康, "自動選択電荷注入を用いた CMOS ロジック回路の最低可動電圧(VDDmin)の低減," 電子情報通信学会, 信学技報, ICD2011-62, pp. 121-126, 富山, 2011年8月.
- [42] 高宮 真, 石田光一, 更田裕司, 野村昌弘, 篠原尋史, 桜井貴康, "エナジーハーベストを用いた無線センサノードに適用可能な0.5V極低電力回路技術," 電子情報通信学会, 信学技報, ICD2011-56, pp. 87-92, 富山, 2011年8月. (Invited)
- [43] 高宮 真, 電子情報通信学会, 集積回路研究会, パネル討論「センサーネット・エネルギーハーベスティングシステムに向けた超低消費電力技術」, パネリスト, 信学技報, ICD2011-50, p.63, 富山, 2011年8月.
- [44] 石田光一, 黄 琮靖, 本田健太郎, 関谷 毅, 中島宏佳, 前田博己, 高宮 真, 染谷隆夫, 桜井貴康, "有機 CMOS 回路を用いた 100V AC 積算電力計," 電子情報通信学会, 信学技報, ICD2011-25, pp. 57-62, 広島, 2011年7月.
- [45] 大熊康介, 石田光一, 劉 良勝, 張 信, 陳 柏宏, 渡辺和紀, 高宮 真, 桜井貴康, "電流効率 98.7% 0.5-V 入力 65nm CMOS デジタルレギュレータ," 電子情報通信学会, 集積回路研究専門委員会, 第25回シリコンアナログ RF 研究会, 講演番号3, 北九州, 2011年5月.
- [46] 本田健太郎, 石田光一, 黄 琮靖, 関谷 剛, 中島宏佳, 前田博己, 高宮 真, 染谷隆夫, 桜井貴康, "100V AC 積算電力計向けに 100V/20V の有機デジタル・アナログ回路を混載したシステム・オン・フィルムの実証," 電子情報通信学会, LSI とシステムのワークショップ, ポスターセッション 学生部門 01, pp. 187-189, 北九州, 2011年5月. (IEEE SSCS Kansai Chapter Academic Research Award を受賞)
- [47] 高宮 真, 安福 正, 更田裕司, 石田光一, 桜井貴康, "極低電圧動作による超低電力回路設計技術," 2011年春季第58回応用物理学関係連合講演会, 25p-KC-5, 神奈川, 2011年3月. (Invited)
- [48] P.-H. Chen, K. Ishida, X. Zhang, Y. Okuma, Y. Ryu, M. Takamiya, and T. Sakurai, "0.18-V Input Charge Pump with Forward Body Biasing," 電子情報通信学会総合大会, C-12-58, 東京, 2011年3月.
- [49] 鄭 雲飛, 齊藤 晶, 渡辺和紀, 高宮 真, 桜井貴康, "0.35V, 4.1 μ W, 39MHz, 40nm CMOS 水晶発振回路の実証," 電子情報通信学会総合大会, C-12-50, 東京, 2011年3月.
- [50] 片岡直之, 安福 正, 更田裕司, 平入孝二, 黄 琮靖, 村松 篤, 野村昌弘, 高宮 真, 篠原尋史, 桜井貴康, "最低可動電圧(VDDmin)の低いフリップフロップ回路トポロジーの探索," 電子情報通信学会総合大会, C-12-33, 東京, 2011年3月.
- [51] 安福 正, 中村安見, 朴 哲, 高宮 真, 桜井貴康, "低電源電圧領域におけるチップ内遅延時間ばらつき測定," 電子情報通信学会総合大会, C-12-31, 東京, 2011年3月.
- [52] 本田健太郎, 石田光一, 黄 琮靖, 関谷 毅, 高宮 真, 染谷隆夫, 桜井貴康, "20V 有機 CMOS オペアンプにおけるフローティングゲートを利用したプロセスばらつき補正技術の提案と実証," 電子情報通信学会総合大会, C-12-30, 東京, 2011年3月.
- [53] 林 颯根, 島本潤吉, 桜井貴康, 高宮 真, "磁気共鳴型無線電力伝送における位置ずれにロバストな送信コイルアレイのオープン・ショート制御方式の提案," 電子情報通信学会総合大会, B-1-6, 東京, 2011年3月.

- [54] 石崎晴也, 荒木貴弘, 柳 至善, 内田慎一, 高宮 真, 水野正之, "cm オーダの伝送距離と位置ズレ耐性を有する 1mm 径小型オンチップアンテナを搭載した非接触コネクタ IC," 電子情報通信学会総合大会, ASC-1-9, 東京, 2011 年 3 月.
- [55] 陳 柏宏, 石田光一, 張 信, 大熊康介, 劉 良勝, 高宮 真, 桜井貴康, "起動回路に向けた基板順バイアス型 0.18-V 入力チャージポンプ回路," 電子情報通信学会, 信学技報, ICD2010-128, pp. 169-173, 東京, 2010 年 12 月.
- [56] X. Zhang, Y. Pu, K. Ishida, Y. Ryu, Y. Okuma, P. Chen, K. Watanabe, T. Sakurai, and M. Takamiya, "A 1-V Input, 0.2-V to 0.47-V Output Switched-Capacitor DC-DC Converter with Pulse Density and Width Modulation (PDWM) for 57% Ripple Reduction," 電子情報通信学会, 信学技報, ICD2010-127, pp. 163-167, 東京, 2010 年 12 月.
- [57] Y. Pu, X. Zhang, J. Huang, A. Muramatsu, M. Nomura, K. Hirairi, H. Takata, T. Sakurabayashi, S. Miyano, M. Takamiya, and T. Sakurai, "Misleading Energy and Performance Claims in Sub/Near Threshold Digital Systems," 電子情報通信学会, 信学技報, ICD2010-122, pp. 135-140, 東京, 2010 年 12 月.
- [58] L. Liu, T. Sakurai, and M. Takamiya, "A Charge-Domain Auto- and Cross-Correlation Based IR-UWB Receiver with Power- and Area-efficient PLL for 62.5ps Step Data Synchronization in 65nm CMOS," 電子情報通信学会, 信学技報, ICD2010-120, pp. 125-129, 東京, 2010 年 12 月.
- [59] 高橋 亮, 更田裕司, 高宮 真, 桜井貴康, "電源ノイズと配線間クロストークノイズの電源電圧依存性に関する一考察," 電子情報通信学会ソサイエティ大会, C-12-18, 大阪, 2010 年 9 月.
- [60] 平田貴士, 島本潤吉, 荒木貴弘, 桜井貴康, 高宮 真, "磁気共鳴方式の無線電力伝送用コイルを無線通信へ応用した「磁気共鳴通信」の提案," 電子情報通信学会ソサイエティ大会, B-1-1, 大阪, 2010 年 9 月.
- [61] 畑中輝義, 石田光一, 安福正, 宮本晋示, 中井弘人, 高宮 真, 桜井貴康, 竹内 健, "NAND チャンネル数検出回路・インテリジェント書き込み電圧発生回路を備えた、60%高速・4.2Gbps・24 チャンネル、3次元ソリッド・ステート・ドライブ (SSD)," 電子情報通信学会, 信学技報, ICD2010-55, pp. 89-94, 札幌, 2010 年 8 月.
- [62] 石田光一, 増永直樹, 高橋 亮, 関谷 毅, 志野成樹, ツィーシャング ウテ, クラーク ハーゲン, 高宮 真, 染谷隆夫, 桜井貴康, "2V 有機 CMOS 回路とインクジェット印刷配線を用いたユーザー・カスタマイザブル・ロジック・ペーパー," 電子情報通信学会, 信学技報, ICD2010-35, pp. 115-119, 大阪, 2010 年 7 月.
- [63] 石田光一, 増永直樹, 高橋 亮, 関谷 毅, 高宮 真, 染谷隆夫, 桜井貴康, "有機 CMOS 向け Sea-of Transmission-Gates (SOTG)アーキテクチャ," 電子情報通信学会総合大会, C-12-71, 仙台, 2010 年 3 月.
- [64] 飯田智士, 安福 正, 平入孝二, 高田英裕, 野村昌弘, 高宮 真, 桜井貴康, "各種 CMOS ゲート・チェーンの最低可動電圧(VDDmin)のモンテカルロ法によるシミュレーション," 電子情報通信学会総合大会, C-12-62, 仙台, 2010 年 3 月.
- [65] 佐々木正人, 池内克之, 大東睦夫, 高宮 真, 桜井貴康, "シングルエンド形 L 結合を用いたボード間非接触データ伝送," 電子情報通信学会総合大会, C-12-23, 仙台, 2010 年 3 月.
- [66] 島本潤吉, 居村岳広, 堀 洋一, 桜井貴康, 高宮 真, "磁気共鳴を用いたプリント基板上のコイル間の無線電力伝送の実測," 電子情報通信学会総合大会, C-12-22, 仙台, 2010 年 3 月.
- [67] 居村岳広, 岡部浩之, 小柳拓也, 加藤昌樹, Teck Chuan Beh, 大手昌也, 島本潤吉, 高宮 真, 堀 洋一, "kHz~MHz~GHz における磁界共振結合によるワイヤレス電力伝送用アンテナの提案," 電子情報通信学会総合大会, BS-9-5, 仙台, 2010 年 3 月.
- [68] 安福 正, 石田光一, 宮本晋示, 中井弘人, 高宮 真, 桜井貴康, 竹内 健, "三次元 SSD 用 20V ブーストコンバータ向けのインダクタ設計," 電子情報通信学会, 信学技報, ICD2009-103, pp. 151-156, 浜松, 2009 年 12 月.
- [69] 石田光一, 増永直樹, 周 志偉, 安福 正, 関谷 毅, ツィーシャング ウテ, クラーク ハーゲン, 高宮 真, 染谷隆夫, 桜井貴康, "2V 有機 CMOS とシリコン CMOS を用いた EMI 測定用風呂敷の原理検証," 電子情報通信学会, 信学技報, ICD2009-33, pp. 1-6, 東京, 2009 年 10 月.

- [70] L. Liu, T. Sakurai, and M. Takamiya, "A 100Mbps, 1.28mW Impulse Radio UWB Receiver with Charge-Domain Sampling Correlator in 0.18um CMOS ," 電子情報通信学会, 信学技報, ICD2009-14, pp.7-11, 東京, 2009年7月.
- [71] 増永直樹, 石田光一, 周志偉, 安福正, 関谷毅, Zscheschang Ute, Klauk Hagen, 高宮真, 染谷隆夫, 桜井貴康, "8×8のコイルアレーと2V有機CMOSデコーダとEMI検出用LSIで構成された伸縮可能なEMI測定シートの提案と動作実証," 電子情報通信学会, LSIとシステムのワークショップ, ポスターセッション 学生部門 28, pp. 265-267, 北九州, 2009年5月. (IEEE SSCS Kansai Chapter Awardを受賞)
- [72] 安福正, 石田光一, 宮本晋示, 中井弘人, 高宮真, 桜井貴康, 竹内健, "三次元積層NAND型フラッシュSSD向けプログラム電圧(20V)生成回路," 電子情報通信学会, LSIとシステムのワークショップ, ポスターセッション 学生部門 27, pp. 262-264, 北九州, 2009年5月. (ICD優秀発表賞を受賞)
- [73] 安福正, 石田光一, 宮本晋示, 中井弘人, 高宮真, 桜井貴康, 竹内健, "三次元SSDの低電力化技術とSSD向けプログラム電圧(20V)生成回路," 電子情報通信学会, 信学技報, ICD2009-10, pp. 47-52, 松島, 2009年4月.(Invited)
- [74] 池内克之, 稲垣賢一, 草光秀樹, 伊東利育, 高宮真, 桜井貴康, "非接触コネクタ向け500Mbps容量結合通信用受信回路の検討," 電子情報通信学会総合大会, C-12-32, 松山, 2009年3月
- [75] 増永直樹, 石田光一, 周志偉, 安福正, 関谷毅, 高宮真, 染谷隆夫, 桜井貴康, "伸縮可能なEMI測定シートにおけるEMI測定用LSIの設計と評価," 電子情報通信学会総合大会, C-12-25, 松山, 2009年3月.
- [76] 安福正, 石田光一, 高宮真, 竹内健, 桜井貴康, "NAND型フラッシュSSD向け20Vブーストコンバータの制御方式(その2)," 電子情報通信学会総合大会, C-12-21, 松山, 2009年3月.
- [77] 石田光一, 安福正, 高宮真, 竹内健, 桜井貴康, "NAND型フラッシュSSD向け20Vブーストコンバータの制御方式(その1)," 電子情報通信学会総合大会, C-12-20, 松山, 2009年3月.
- [78] 坂井田耕輔, 高宮真, 桜井貴康, "共振クロックにおける低速テストと低電力化を両立させるクロック分配回路の提案," 電子情報通信学会総合大会, C-12-12, 松山, 2009年3月.
- [79] 高宮真, "無線通信と有線通信を融合させた通信シートによる低電力・可動通信," IEICE Microwave Workshops and Exhibition (MWE), Yokohama, Japan, pp. 277-282, Nov. 2008. (Invited)
- [80] L. Liu, Y. Miyamoto, Z. Zhou, K. Sakaida, J. Ryu, K. Ishida, M. Takamiya, and T. Sakurai, "A 100Mbps, 0.41mW Impulse UWB Transceiver Based on Leading Edge Detection Technique ," 電子情報通信学会, 信学技報, ICD2008-84, pp. 149-154, 札幌, 2008年10月.
- [81] 坂井田耕輔, 周志偉, 新山太郎, 高宮真, 桜井貴康, "共振クロックによる低電力化のデューティ比依存," 電子情報通信学会ソサイエティ大会, C-12-51, 川崎, 2008年9月
- [82] 荒木貴弘, 朴哲, 新山太郎, 高宮真, 桜井貴康, "超低電源電圧における論理ゲート遅延の電源電圧変動に対する感度," 電子情報通信学会ソサイエティ大会, C-12-1, 川崎, 2008年9月
- [83] 柵木雄介, 中村安見, 高宮真, 桜井貴康, "ユビキタスエレクトロニクスに向けた直流電源・信号線共用LSI回路技術の検討," 電子情報通信学会総合大会, C-12-52, 北九州, 2008年3月
- [84] 朴哲, 新山太郎, 高宮真, 桜井貴康, "リングオシレータを用いた90nmCMOS論理ゲートの動作下限電源電圧の実測," 電子情報通信学会総合大会, C-12-39, 北九州, 2008年3月
- [85] 稲垣賢一, ダナルドノアントノ, 高宮真, 桜井貴康, "オンチップサンプリングオシロスコープ内タイミング生成回路用タイミング分解能測定回路," 電子情報通信学会総合大会, C-12-38, 北九州, 2008年3月
- [86] 石田光一, 安福正, 高宮真, 竹内健, 桜井貴康, "オンチップ昇圧向けブーストコンバータにおけるMOSダイオード損失の検討," 電子情報通信学会総合大会, C-12-33, 北九州, 2008年3月
- [87] 安福正, 石田光一, 高宮真, 竹内健, 桜井貴康, "オンチップ昇圧向けブーストコンバータにおけるインダクタの寄生抵抗の影響," 電子情報通信学会総合大会, C-12-32, 北九州, 2008年3月
- [88] 柳至善, 新山太郎, 高宮真, 桜井貴康, "バルクCMOSプロセスで作製したオンチップ太陽電池のSOIとの比較と光センサへの応用," 電子情報通信学会総合大会, C-12-26, 北九州, 2008年3月

- [89] 童 大亮, 稲垣賢一, 高宮 真, 桜井貴康, "CMOS イメージャ回路の低電圧化の検討," 電子情報通信学会総合大会, C-12-24, 北九州, 2008年3月
- [90] 金ヒョンギョン, 稲垣賢一, 高宮 真, 桜井貴康, "チップ間非接触容量結合・誘導結合共用インターフェイス回路の可能性の検討," 電子情報通信学会総合大会, C-12-9, 北九州, 2008年3月
- [91] 池内克之, 稲垣賢一, 高宮 真, 桜井貴康, "容量結合非接触コネクタを実現する集積回路の検討," 電子情報通信学会総合大会, C-12-8, 北九州, 2008年3月
- [92] 中村安見, 高宮 真, 桜井貴康, "高圧電源線を用いたオンチップ電源線ノイズキャンセラとその設計," 電子情報通信学会、信学技報, ICD2007-143, pp. 22-27, 東京, 2008年1月.
- [93] 宮本喜生, 高宮 真, 桜井貴康, "UWB インパルス無線向けパルス生成回路," 電子情報通信学会ソサイエティ大会, C-12-37, 鳥取, 2007年9月
- [94] 新山太郎, 朴 哲, 高宮 真, 桜井貴康, "オンチップ太陽電池駆動 287mV, 13.3MHz リングオシレータ," 電子情報通信学会ソサイエティ大会, C-12-36, 鳥取, 2007年9月
- [95] 王 瑤, 鬼塚浩平, 高宮 真, 桜井貴康, "室内マルチオブジェクトの空間的位置同定システムに関する一検討," 電子情報通信学会ソサイエティ大会, C-12-30, 鳥取, 2007年9月
- [96] 周 志偉, 劉 樂昌, 高宮 真, 桜井貴康, "線形性に優れたデジタル制御しきい電圧可変コンパレータ," 電子情報通信学会ソサイエティ大会, C-12-18, 鳥取, 2007年9月
- [97] 関谷 毅, 野口儀晃, 中野慎太郎, 加藤祐作, 高宮 真, 桜井貴康, 染谷隆夫, "印刷技術を用いた有機トランジスタ・接点スイッチと大面積ワイヤレス電力伝送シート," 2007年秋季第68回応用物理学会学術講演会, 8a-D-1, 札幌, 2007年9月.
- [98] 中村安見, 高宮 真, 桜井貴康, "高圧電源線を用いたオンチップ電源線ノイズキャンセラ," 電子情報通信学会、信学技報, ICD2007-85, pp. 91-94, 北見, 2007年8月.
- [99] 川口 博, 高宮 真, 関谷 毅, 宮本喜生, 野口儀晃, 染谷隆夫, 桜井貴康, "有機トランジスタとプラスチックMEMSスイッチを集積化した無線電力伝送シート向けの回路技術," 電子情報通信学会、信学技報, ICD2007-63, pp. 153-158, 神戸, 2007年7月.
- [100] 関谷 毅, 高宮 真, 野口儀晃, 中野慎太郎, 加藤祐作, 比津和樹, 桜井貴康, 染谷隆夫, "有機トランジスタとプラスチック接点スイッチを用いたワイヤレス電力伝送シート," 2007年春季第54回応用物理学関係連合講演会, 30a-W-8, 神奈川, 2007年3月.
- [101] 新山太郎, 高宮 真, 桜井貴康, "超低電圧領域におけるリングオシレータの発振周波数ばらつき," 電子情報通信学会総合大会, C-12-14, 名古屋, 2007年3月
- [102] 比津和樹, 関谷 毅, 大月 穰, 高宮 真, 桜井貴康, 染谷隆夫, "有機 CMOS 論理回路の AC 特性," 電子情報通信学会、信学技報, OME2006-115, pp. 37-41, 東京, 2006年12月.
- [103] 呉 文豪, 高宮 真, 桜井貴康, "低消費電力 VLSI 実現に向けた電源電圧と基板バイアスの動的制御アルゴリズム," 電子情報通信学会エレクトロニクスソサイエティ大会, C-12-33, 金沢, 2006年9月.
- [104] 石田将也, 高宮 真, 桜井貴康, "非同期サンプリング型 UWB パルス受信方式," 電子情報通信学会エレクトロニクスソサイエティ大会, C-12-39, 金沢, 2006年9月.
- [105] 関谷 毅, 高宮 真, 桜井貴康, 染谷隆夫, "有機/金属封止膜を用いたペンタセン薄膜トランジスタの大気安定性," 2006年秋季第67回応用物理学会学術講演会, 30a-ZH-11, 滋賀, 2006年8月.
- [106] 高宮 真, アーティット タムタカーン, 石黒仁揮, 石田光一, 桜井貴康, "Double Thresholding Scheme を用いた 1V 299 μ W Flashing UWB トランシーバ," 電子情報通信学会、信学技報, ICD2006-89, pp. 57-61, 札幌, 2006年8月.
- [107] 稲垣賢一, ダナルドノ ドゥイ アントノ, 高宮 真, 熊代成孝, 桜井貴康, "ランプ波形分割方式を用いたオンチップサンプリングオシロスコープ," 電子情報通信学会、信学技報, ICD2006-83, pp. 25-30, 札幌, 2006年8月.
- [108] 比津和樹, 関谷 毅, 島田よう子, 大月 穰, 高宮 真, 桜井貴康, 染谷隆夫, "ダブルゲート構造による有機 CMOS 回路の低電圧駆動," 電子情報通信学会、信学技報, OME2006-56, pp. 33-35, 横浜, 2006年7月.

- [109] 川口 博, 高宮 真, 関谷 毅, 加藤祐作, 染谷隆夫, 桜井貴康, "有機トランジスタ とプラスチックアクチュエータを集積化したフレキシブルな点字ディスプレイ向けの回路技術," 電子情報通信学会、信学技報, ICD2006-22, pp. 1-6, 神戸, 2006年5月.
- [110] 比津和樹, 関谷 毅, 島田よう子, 大月 穰, 高宮 真, 桜井貴康, 染谷隆夫, "ダブルゲート構造を用いた有機 CMOS インバータ回路の低電圧駆動," 2006年春季第53回応用物理学関係連合講演会, 23a-ZG-8, 東京, 2006年3月.
- [111] 加藤祐作, 関谷 毅, 福田憲二郎, 土井正男, 安積欣志, 高宮 真, 桜井貴康, 染谷隆夫, "有機トランジスタと高分子アクチュエータの集積化: シート型点字ディスプレイへの応用," 2006年春季第53回応用物理学関係連合講演会, 24a-ZG-3, 東京, 2006年3月.
- [112] 高宮 真, 猪原宏樹, 水野正之, "クロックジッタや電源ノイズの発生原因を解明できるオンチップジッタスペクトラムアナライザ," 電子情報通信学会、信学技報, ICD2004-17, pp. 21-26, 金沢, 2004年5月.
- [113] 高宮 真, 水野正之, "容量値のバイアス依存がないゲート容量素子(BIGCAP)の提案と差動構成PLLのループフィルタへの応用," 電子情報通信学会総合大会, C-12-41, 仙台, 2003年3月
- [114] 高宮 真, 水野正之, "容量値のバイアス依存がないゲート容量素子の提案と差動構成PLLのループフィルタへの応用," 電子情報通信学会、信学技報, ICD2002-174, pp. 1-6, 熊本, 2002年12月.
- [115] 高宮 真, 水野正之, 中村和之, "シグナルインテグリティ評価用 100-GSa/s サンプリングオシロスコープマクロの設計と評価(II)," 電子情報通信学会エレクトロニクスソサイエティ大会, C-12-12, 宮崎, 2002年9月.
- [116] 高宮 真, 水野正之, 中村和之, "シグナルインテグリティ評価用 100-GSa/s サンプリングオシロスコープマクロの設計と評価," 電子情報通信学会、信学技報, ICD2002-32, pp. 43-48, 金沢, 2002年5月
- [117] 高宮 真, 水野正之, 中村和之, "シグナルインテグリティ評価用 100-GSa/s サンプリングオシロスコープマクロの設計と評価," 電子情報通信学会総合大会, C-12-6, 東京, 2002年3月.
- [118] 高宮 真, 中村和之, "オンチップデカップリング用 MOS ゲート容量のゲート長の検討," 電子情報通信学会総合大会, C-12-10, 滋賀, 2001年3月.
- [119] 高宮 真, 平本俊郎, "エリアペナルティとボディ遅延を考慮した DT MOS 技術の有用性の検討," 2000年春季第47回応用物理学関係連合講演会, 29p-ZK-1, 東京, 2000年3月.
- [120] 高宮 真, 平本俊郎, "超低消費電力高性能アキュムレーションモード EIB-DT MOS の提案," 1999年春季第46回応用物理学関係連合講演会, 30p-ZM-6, 千葉, 1999年3月.
- [121] 高宮 真, 平本俊郎, "基板バイアス係数の大きい高性能 EIB-DT MOS の提案と実証," 電子情報通信学会、信学技報, SDM98-210, pp. 1-8, 神奈川, 1999年3月.
- [122] 高宮 真, 更屋拓哉, T.N.デュエト, 平本俊郎, "基板バイアス効果の大きい低電圧用高性能 AB-DT MOS の提案と実証," 1998年秋季第59回応用物理学学会学術講演会, 15a-P9-3, 広島, 1998年9月.
- [123] 高宮 真, 平本俊郎, "AB-DT MOS と従来型 DT MOS の基板バイアス係数の比較," 1998年秋季第59回応用物理学学会学術講演会, 15a-P9-2, 広島, 1998年9月.
- [124] 高宮 真, 安田有里, 平本俊郎, "バック界面の制御方法が異なるシングルゲート SOI MOSFET の特性比較," 1998年春季第45回応用物理学関係連合講演会, 30p-YB-5, 東京, 1998年3月.
- [125] 高宮 真, 安田有里, 平本俊郎, "極薄膜 SOI 層を有する超低消費電力用ディープサブ 0.1 μ m MOSFET," 電子情報通信学会論文誌, J81-C-II, No.3, pp.313-319, 1998年3月.
- [126] 高宮 真, 安田有里, 平本俊郎, "完全空乏型 SOI MOSFET と Bulk MOSFET のスケーリングの比較," 1997年秋季第58回応用物理学学会学術講演会, 2p-G-1, 秋田, 1997年10月.
- [127] 高宮 真, 安田有里, 平本俊郎, "低消費電力用完全空乏型 SOI MOSFET のスケーリング指針と Bulk MOSFET との比較," 電子情報通信学会、信学技報, SDM97-115, pp. 87-94, 神奈川, 1997年9月.
- [128] 高宮 真, 平本俊郎, 生駒俊明, "完全空乏型 SOI MOSFET のスケーリング指針," 1997年春季第44回応用物理学関係連合講演会, 28p-H-1, 千葉, 1997年3月.

- [129] 高宮 真, 更屋拓哉, トラン・デュエト, 田中 剛, 石黒仁揮, 平本俊郎, 生駒俊明, "深いチャネルイオン注入を用いた $0.1\mu\text{m}$ SOI MOSFET の試作," 1996 年秋季第 57 回応用物理学会学術講演会, 7p-R-1, 福岡, 1996 年 9 月.
- [130] 高宮 真, 更屋拓哉, トラン・デュエト, 田中 剛, 石黒仁揮, 平本俊郎, 生駒俊明, "SIMOX 基板のマイクロラフネスによる完全空乏型 SOI MOSFET のしきい電圧ばらつき," 1996 年秋季第 57 回応用物理学会学術講演会, 7p-R-7, 福岡, 1996 年 9 月.
- [131] 高宮 真, 更屋拓哉, トラン・デュエト, 田中 剛, 石黒仁揮, 平本俊郎, 生駒俊明, "低電圧動作 0.1 ミクロン薄膜 SOI MOSFET の試作と特性評価," 電子情報通信学会, 信学技報, SDM96-49, pp. 81-86, 熊本, 1996 年 6 月.

5. 国内大会以外の依頼講演

- [1] 高宮 真, "IoT・ウェアラブル向けのエネルギーハーベスティングを備えたフレキシブルデバイス," 高分子学会 高分子同友会 勉強会 環境及びエネルギーに関する最新の技術及び市場を勉強する会, 東京, 2016 年 2 月.
- [2] 高宮 真, "IoT・ウェアラブル向けデバイスのキー技術 ～エネルギー供給とフレキシブルデバイス～," 産総研フレキシブルエレクトロニクス研究センター 第 5 回 次世代プリンテッドエレクトロニクスシンポジウム「IoT・PE/FD スタートアップ」, 東京, 2015 年 12 月.
- [3] 高宮 真, "フレキシブルヘルスケアデバイス向けのエネルギー供給技術," 総合研究奨励会 フレキシブル医療 IT 研究会 第 6 回研究会, 東京, 2015 年 7 月.
- [4] 高宮 真, "ウェアラブルデバイス向けエネルギーハーベスティング・無線給電技術," 新化学技術推進協会 電子情報技術部会 次世代エレクトロニクス分科会講演会「ウェアラブルデバイス向け電力源の技術動向」, 東京, 2015 年 4 月.
- [5] 高宮 真, "IoT 向け低電圧入力電源回路と高速起動水晶発振回路," 第 63 回 STARC アドバンストセミナー「低消費電力化技術(4) ～ エネルギー高効率と極低電圧技術 ～」, 川崎, 2015 年 3 月.
- [6] 高宮 真, "エネルギー自立型の IoT デバイスとヘルスケアデバイス," 電子情報技術産業協会 知的センシング技術分科会, 東京, 2014 年 12 月.
- [7] 高宮 真, 更田裕司, 石田光一, 横田知之, 関谷 毅, 染谷隆夫, 桜井貴康, "フレキシブル・大面積の有機エレクトロニクスの設計技術とヘルスケアデバイスへの展開," 電気化学会 電子材料委員会 第 78 回 半導体・集積回路技術シンポジウム, 東京, 2014 年 7 月. (Invited)
- [8] 高宮 真, 池内克之, 佐々木正人, 桜井貴康, "3次元アジャイル積層システム向けチップ/PCB 貫通通信技術," エレクトロニクス実装学会, 2012 ワークショップ, No. 20, 修善寺, 2012 年 10 月.
- [9] 高宮 真, "低電圧化の限界に挑むロジック回路設計技術," JEITA 半導体技術ロードマップ専門委員会(STRJ) Working Group 6 Process Integration, Devices, and Structures (PIDS), 定例会議, 東京, 2012 年 8 月.
- [10] 高宮 真, "エネルギーハーベスティング向け電源回路 –80mV 入力の昇圧回路–," エネルギーハーベスティングコンソーシアム, 第 3 回意見交換会, 「エネルギーハーベスティング用電源回路」, 東京, 2012 年 8 月.
- [11] 高宮 真, "エネルギーハーベスティングシステムに向けた超低消費電力回路の技術動向," 電子情報技術産業協会 次世代環境発電・蓄電技術分科会, 東京, 2011 年 12 月.
- [12] 高宮 真, "アンビエント・エレクトロニクス実現に向けた環境発電/無線給電と極低電力技術," Electronic Design and Solution Fair (EDSFair), STARC 出展者セミナー「新 STARC の構想とアプリ連携への戦略」, 横浜, 2011 年 11 月.
- [13] 高宮 真, "自立給電動作が可能な無線センサノード向け極低電力 LSI 設計の最新動向," 東京都市大学, 第 53 回総研セミナー, 東京, 2011 年 10 月.
- [14] 高宮 真, "センサーネット向け低消費電力 LSI 回路技術の研究," 電気通信大学産学官連携センター, 第 84 回研究開発セミナー, 「最近の無線を用いたセンサーネットワーク技術動向」, 東京, 2011 年 7 月.

- [15] 高宮 真, "エネルギー効率に優れた低電圧・低消費電力 LSI 設計技術の最新動向," 長崎県, 第 1 回先端技術導入促進セミナー「電子デバイス設計および実装関連技術について」, 長崎, 2011 年 7 月.
- [16] 高宮 真, "無線センサネットワーク向け半導体集積回路の最新動向," 財団法人横浜企業経営支援財団, 第 178 回産学交流サロン「エネルギーからバイオまで、センシングの応用を探る」, 東京, 2011 年 6 月.
- [17] 高宮 真, "プリンタブルエレクトロニクスの新規応用分野の開拓," 社団法人エレクトロニクス実装学会, 最先端実装技術シンポジウム, 東京, 2011 年 6 月.
- [18] 高宮 真, "LSI における発熱問題と回路・システム設計による回避策," 日本機械学会 熱工学部門 第三回熱工学ワークショップ, 熱海, 2010 年 10 月.
- [19] 高宮 真, "有機トランジスタを用いた大面積エレクトロニクス向けの設計技術," 電子情報技術産業協会 フレキシブルデバイス技術分科会, 東京, 2009 年 9 月.
- [20] 高宮 真, "プリンタブルエレクトロニクスの新応用と展開," 電子ジャーナル, 第 212 回 Technical Symposium 「プリンタブルエレクトロニクス」, 東京, 2009 年 7 月.
- [21] 高宮 真, "粉末型エレクトロニクスと大面積エレクトロニクスによる Green by IT," 電子情報通信学会, LSI とシステムのワークショップ, イブニングパネル「エネルギーと環境のために LSI ができること」, パネリスト, pp. 129, 北九州, 2009 年 5 月.
- [22] 高宮 真, "電子機器向け無線電力伝送シートの設計技術," 産業科学システムズ, 「ワイヤレス電力伝送のメカニズムと実用化技術」セミナー, 東京, 2009 年 3 月.
- [23] 高宮 真, "設計技術から見た半導体集積回路の省電力技術," JEITA 半導体技術ロードマップ専門委員会 (STRJ) ワークショップ, 東京, 2009 年 3 月.
- [24] 高宮 真, "無接点電力伝送プラスチックシート," 電子ジャーナル, 第 166 回 Technical Symposium 「フレキシブル電子デバイス」, 東京, 2007 年 11 月.
- [25] 高宮 真, "大面積センサーやアクチュエータの応用例～人工皮膚, 薄型スキャナ, 点字ディスプレイなど～," 日経マイクロデバイス, FPD International 2006 プレセミナー第 4 回「有機 EL, 市場立ち上げの課題を分析, 突破口を探る」, 東京, 2006 年 5 月.
- [26] 高宮 真, "LSI の電源雑音のオンチップ測定回路," 日本学術振興会 シリコン超集積化システム第 165 委員会, 第 36 回研究会, pp. 17-33, 東京, 2005 年 1 月.
- [27] 高宮 真, "GHz LSI におけるシグナルインテグリティ問題とその測定技術," STARC シンポジウム, pp. 101-111, 横浜, 2002 年 9 月.

6. 解説論文

- [1] 高宮 真, 篠原尋史, 桜井貴康, "低電圧動作限界に挑戦する極低消費電力 LSI 回路技術の最新動向," 電子情報通信学会誌, 95 巻, 11 号, pp. 974-978, 2012 年 11 月.
- [2] 高宮 真, 篠原尋史, 桜井貴康, "極低電圧動作による低エネルギー LSI," 電子情報通信学会誌, 93 巻, 11 号, pp. 943-947, 2010 年 11 月.
- [3] 高宮 真, 関谷 毅, 染谷隆夫, 桜井貴康, "ワイヤレス電力伝送・通信シート," 日本磁気学会会報「まぐね」, Vol. 4, No. 9, pp.435-440, 2009 年 9 月.
- [4] 染谷隆夫, 桜井貴康, 高宮 真, 関谷 毅, "ワイヤレス電力伝送シート," 応用物理, 第 76 巻, 第 10 号, pp. 1159-1163, 2007 年 10 月.
- [5] 高宮 真, "有機トランジスタ集積回路の最新開発動向," 電子材料, 第 46 巻, 第 7 号, pp. 38-42, 2007 年 7 月.
- [6] 水野正之, 高宮 真, 西 直樹, "LSI におけるシグナルインテグリティ問題と対策 -LSI 性能の継続的な進化のために-," 電子情報通信学会誌, Vol. 88, No. 4, pp.272-275, 2005 年 4 月.

7. 特許

- [1] 宮崎耕太郎、高宮 真、桜井貴康，“短絡検出装置および短絡検出方法，” 特願 2016-024808, 2016年2月12日出願.
- [2] 李 承俊、高宮 真、桜井貴康，“平均化回路，” 特願 2016-020691, 2016年2月5日出願.
- [3] 宮崎耕太郎、高宮 真、桜井貴康，“ゲート駆動装置，” 特願 2016-014404, 2016年1月28日出願.
- [4] 井口俊太、高宮 真、桜井貴康，“発振回路，” 特願 2016-3356, 2016年1月12日出願.
- [5] 松永賢一、森村浩季、染谷晃基、更田裕司、高宮 真、桜井貴康，“分圧バッファ回路，” 特願 2015-178346, 2015年9月10日出願.
- [6] 松永賢一、森村浩季、染谷晃基、更田裕司、高宮 真、桜井貴康，“電圧検出回路，” 特願 2015-178342, 2015年9月10日出願.
- [7] 井口俊太、高宮 真、桜井貴康，“発振回路，” 特願 2014-102428, 2014年5月16日出願.
- [8] 更田裕司、横田知之、関谷 毅、高宮 真、染谷隆夫、桜井貴康，“状態検出システム，” 特願 2014-029702, 2014年2月5日出願.
- [9] 更田裕司、桜井貴康、高宮 真、染谷隆夫、関谷毅，“信号検出装置、信号検出方法、および信号検出装置の製造方法，” 特願 2013-028289, 2013年2月15日出願.
- [10] 井口俊太、高宮 真、桜井貴康，“増幅器及び送信機，” 特願 2012-200045, 2012年9月12日出願.
- [11] 更田裕司、高宮 真、桜井貴康，“信号伝送回路，” 特願 2012-198259, 2012年9月10日出願.
- [12] 桜井貴康、高宮 真、石田光一、篠塚康大、長田健一，“スイッチング電源装置および電子装置，” 特願 2012-076921, 2012年3月29日出願.
- [13] 塚越常雄、小林直樹、イムヒョングン、高宮 真、桜井貴康，“無線給電装置、コイル使用方法，” 特願 2011-239265, 2011年10月31日出願.
- [14] 陳 柏宏、高宮 真、石田光一、桜井貴康，“昇圧回路，” 特願 2011-196715, 2011年9月9日出願.
- [15] 村松 篤、高宮 真、安福 正、桜井貴康，“半導体装置，” 特願 2011-191850, 2011年9月2日出願.
- [16] 張 信、高宮 真、石田光一、桜井貴康，“差動回路のオフセットトリミング回路，” 特願 2011-129195, 2011年6月9日出願.
- [17] 高宮 真、陳 柏宏、桜井貴康，“電圧検出回路，” 特願 2011-033619, 2011年2月18日出願.
- [18] 陳 柏宏、高宮 真、石田光一、桜井貴康，“昇圧回路およびブーストコンバータ，” 特願 2010-208748, 2010年9月17日出願.
- [19] 高宮 真、安福 正、石田光一、竹内 健、桜井貴康，“集積回路装置，” 特願 2008-270062, 2008年10月20日出願.
- [20] 高宮 真、池内克之、桜井貴康，“信号伝送装置，” 特願 2008-274656, 2008年10月24日出願.
- [21] 桜井貴康、高宮 真、稲垣賢一、飯塚邦彦、嘉田守宏、宮田宗一，“プローブカード及びこれを用いた半導体ウエハの検査装置，” 2007年9月出願.
- [22] 桜井貴康、高宮 真、新山太郎、濱田基嗣、間島秀明，“半導体集積回路装置，” 2007年4月出願.
- [23] 高宮 真，“半導体回路及び半導体回路を用いた半導体集積回路装置，” 特開 2003-258612, 2003年9月.
- [24] 高宮 真，“半導体集積回路，” 特願 2003-302272, 2003年8月.
- [25] 高宮 真，“容量素子及び容量素子を用いた半導体集積回路，” 特開 2003-243521, 2003年8月.
- [26] 高宮 真，“波形測定用半導体集積回路，” 特開 2003-114253, 2003年4月.
- [27] 高宮 真，“半導体回路、半導体集積回路装置、半導体装置のマクロを記憶した記憶装置及びマクロを記憶した記憶媒体，” 特開 2003-086699, 2003年3月.
- [28] 平本俊郎、高宮 真，“しきい値電圧を制御しうる MOS トランジスタを有する回路及びしきい値電圧制御方法，” 特開 2000-260991, 2000年9月.

8. 受賞

- [1] 受賞者： K. Hagita, Y. Yazaki, Y. Kondo, M. Sonehara, T. Sato, T. Fujii, K. Kobayashi, S. Nakazawa, H. Shimizu, T. Watanabe, Y. Seino, N. Matsushita, Y. Yanagihara, T. Someya, H. Fuketa, M. Takamiya, and T. Sakurai
 受賞名： 論文賞
 機関： 日本磁気学会
 受賞項目： CMOS Switch Buck DC-DC Converter Fabricated in Organic Interposer with Embedded Zn-Fe Ferrite Core Inductor
 受賞日： 2015年9月9日
- [2] 受賞者： 井口 俊太、更田 裕司、桜井 貴康、高宮 真
 受賞名： 研究会優秀若手講演賞
 機関： 電子情報通信学会 集積回路研究専門委員会
 受賞項目： チャープ変調励振信号と負性抵抗ブースタによる 39MHz 水晶発振回路の起動時間の高速化
 受賞日： 2015年5月11日
- [3] 受賞者： 濱松 昌宗、更田 裕司、横田 知之、雪田 和歌子、染谷 晃基、関谷 毅、高宮 真、染谷 隆夫、桜井 貴康
 受賞名： IEEE SSCS Kansai Chapter Academic Research Award
 機関： IEEE Solid-State Circuits Society Kansai Chapter、LSI とシステムのワークショップ
 受賞項目： 室内光で発電し音で発熱を知らせる腕章型発熱アラームの提案と有機回路による実証
 受賞日： 2015年5月11日
- [4] 受賞者： Shunta Iguchi, Pyungwoo Yeon, Hiroshi Fuketa, Koichi Ishida, Takayasu Sakurai, and Makato Takamiya
 受賞名： Best Paper Award
 機関： IEEE Wireless Power Transfer Conference (WPTC)
 受賞項目： Zero Phase Difference Capacitance Control (ZPDCC) for Magnetically Resonant Wireless Power Transmission
 受賞日： 2013年5月15日
- [5] 受賞者： Po-Hung Chen, Koichi Ishida, Xin Zhang, Yasuyuki Okuma, Yoshikatsu Ryu, Makoto Takamiya, and Takayasu Sakurai
 受賞名： Best Design Award in University LSI Design Contest
 機関： Asia-South Pacific Design Automation Conference (ASP-DAC)
 受賞項目： A 120-mV Input, Fully Integrated Dual-Mode Charge Pump in 65-nm CMOS for Thermoelectric Energy Harvester
 受賞日： 2012年2月3日
- [6] 受賞者： Yusaku Kato, Tsuyoshi Sekitani, Yoshiaki Noguchi, Tomoyuki Yokota, Makoto Takamiya, Takayasu Sakurai, and Takao Someya
 受賞名： Paul Rappaport Award 2010 (Best paper in EDS publications)
 機関： IEEE Electron Devices Society
 受賞項目： Large-Area Flexible Ultrasonic Imaging System With an Organic-Transistor Active Matrix
 受賞日： 2011年12月
- [7] 受賞者： 本田 健太郎、石田 光一、黄 琮靖、関谷 毅、高宮 真、染谷 隆夫、桜井 貴康
 受賞名： IEEE SSCS Kansai Chapter Academic Research Award
 機関： IEEE Solid-State Circuits Society Kansai Chapter、LSI とシステムのワークショップ
 受賞項目： 100V AC 積算電力計向けに 100V/20V の有機デジタル・アナログ回路を混載したシステム・オン・フィルムの実証
 受賞日： 2011年5月18日

- [8] 受賞者： Takao Someya, Tsuyoshi Sekitani, Koichiro Zaitzu, Yoshiaki Noguchi, Kiyoshiro Ishibe, Makoto Takamiya, and Takayasu Sakurai
受賞名： Paul Rappaport Award 2009 (Best paper in EDS publications)
機関： IEEE Electron Devices Society
受賞項目： Printed Nonvolatile Memory for a Sheet-Type Communication System
受賞日： 2010年12月
- [9] 受賞者： 増永直樹, 石田光一, 周志偉, 安福正, 関谷毅, Zscheschang Ute, Klauk Hagen, 高宮真, 染谷隆夫, 桜井貴康
受賞名： IEEE SSCS Kansai Chapter Academic Research Award
機関： IEEE Solid-State Circuits Society Kansai Chapter、LSI とシステムのワークショップ
受賞項目： 8×8のコイルアレーと2V有機CMOSデコーダとEMI検出用LSIで構成された伸縮可能なEMI測定シートの提案と動作実証
受賞日： 2009年5月20日
- [10] 受賞者： 安福正, 石田光一, 宮本晋示, 中井弘人, 高宮真, 桜井貴康, 竹内健
受賞名： ICD 優秀ポスター賞 (学生部門)
機関： 電子情報通信学会、LSI とシステムのワークショップ 2009
受賞項目： 三次元積層 NAND 型フラッシュ SSD 向けプログラム電圧(20V)生成回路
受賞日： 2009年5月20日
- [11] 受賞者： Makoto Takamiya
受賞名： SSDM Young Researcher Award
機関： International Conference on Solid State Devices and Materials
受賞項目： High Performance Accumulated Back-Interface Dynamic Threshold SOI MOSFET's (AB-DTMOS) with Large Body Effect at Low Supply Voltage
受賞日： 1999年
- [12] 受賞者： 高宮真
受賞名： 講演奨励賞
機関： 第4回(1998年春季)応用物理学会
受賞項目： バック界面の制御方法が異なるシングルゲート SOI MOSFET の特性比較
受賞日： 1998年

以上